

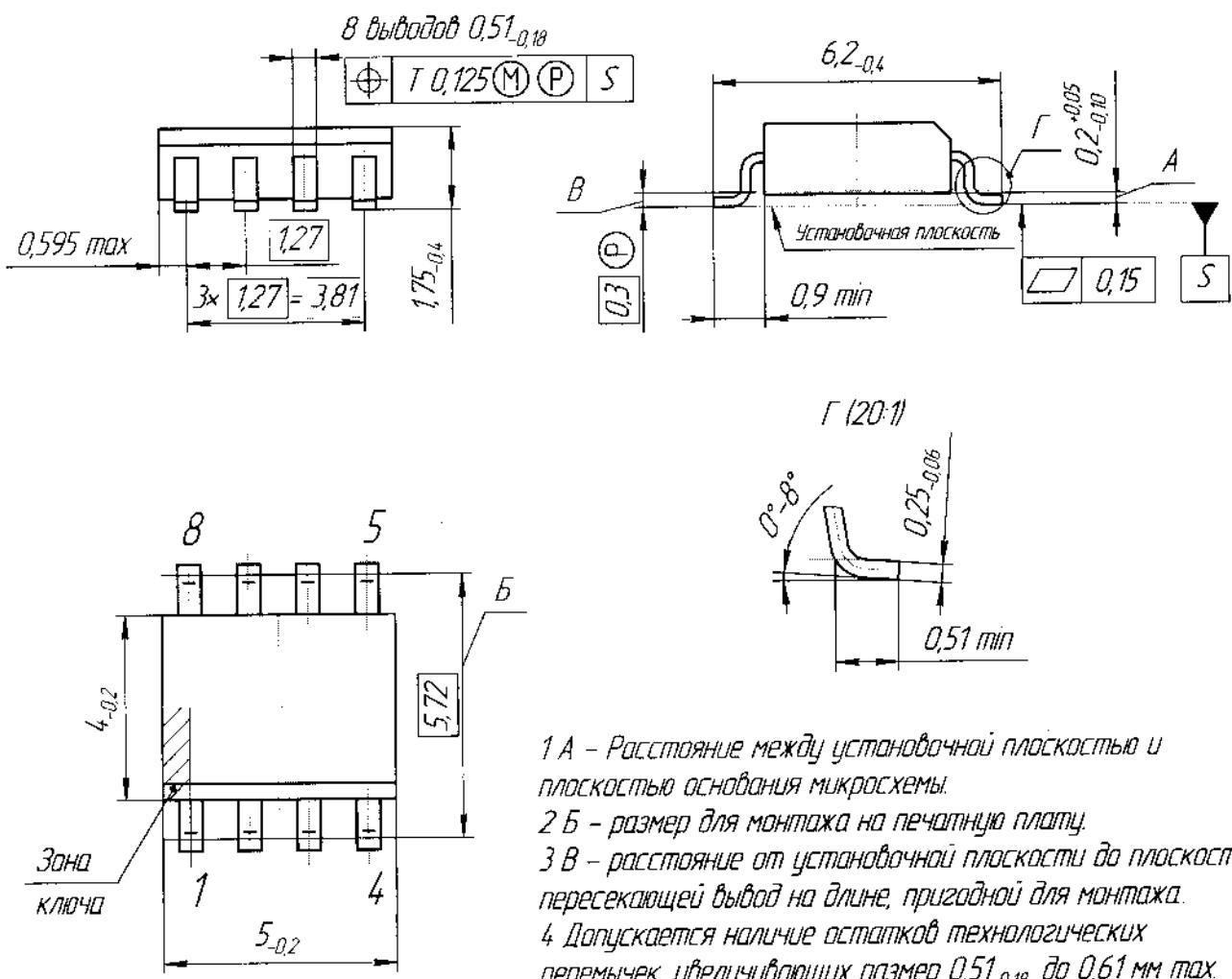
МИКРОСХЕМЫ ИНТЕГРАЛЬНЫЕ
5310CX03A4A, 5310CX03B4A, 5310CX04A4A, 5310CX04B4A

Справочный лист
ЮФ.431359.005 Д1

Содержание

1 Внешние воздействующие факторы	6
2 Основные технические данные	8
3 Надежность	10
4 Указания по применению и эксплуатации	11
5 Типовые характеристики	15
Приложение А (обязательное) Перечень прилагаемых документов	36

Микросхемы интегральные 5310СХ03А4А, 5310СХ03Б4А представляют собой супервизоры с выходным сигналом «сброс» низкого логического уровня, и микросхемы интегральные 5310СХ04А4А, 5310СХ04Б4А представляют собой супервизоры с выходным сигналом «сброс» высокого логического уровня с функцией формирования сигнала «сброс» при снижении контролируемого напряжения ниже допустимого уровня и с функцией удержания сигнала «сброс» после восстановления контролируемого напряжения. Количество элементов в схеме электрической 541. Микросхемы предназначены для контроля напряжения питания в микропроцессорных системах радиоэлектронной аппаратуры специального назначения.



Корпус 4303Ю.8-А пластмассовый

материал покрытия выводов Хим. НЗ. О-Ви (99,8) 3.

Содержание драгоценных металлов в 1 000 шт. микросхем:

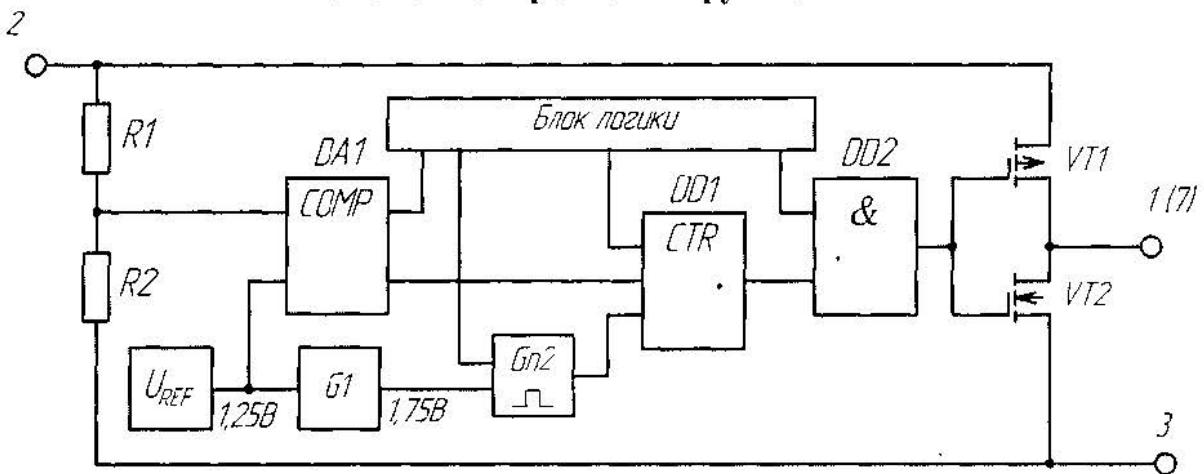
золото – 0,0725 г

Масса микросхемы не более 0,2 г.

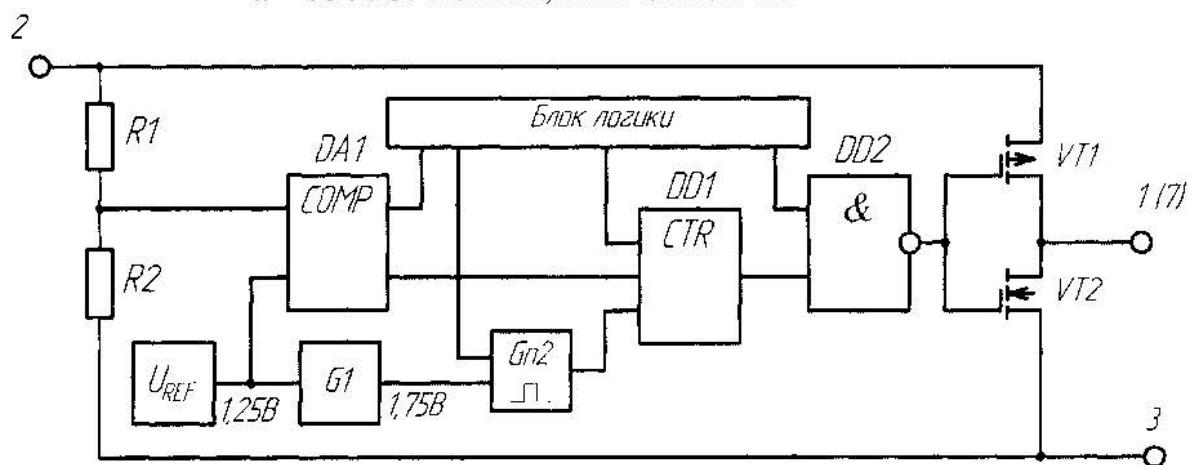
Пример обозначения микросхем при заказе (в договоре на поставку):

Микросхема 5310CX03A4A – АЕНВ.431350.321-02 ТУ.

Схема электрическая функциональная

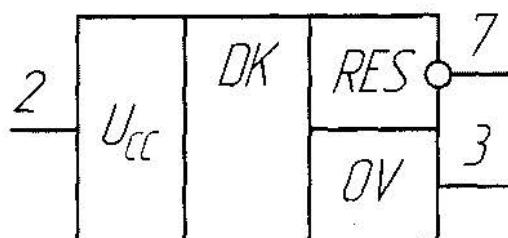


a – 5310CX03A4A, 5310CX03Б4А

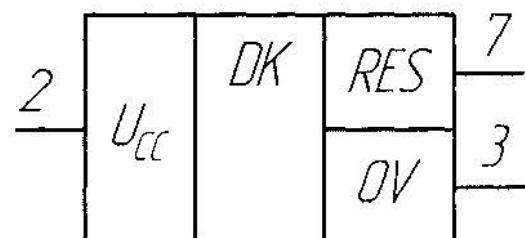


б – 5310CX04A4A, 5310CX04Б4А

Условное графическое обозначение



5310CX03A4A, 5310CX03Б4А



5310CX04A4A, 5310CX04Б4А

Таблица назначения выводов

Номер вывода	Назначение вывода
1, 4, 5, 6, 8	Свободный
2	Напряжение питания, U_{CC}
3	Общий вывод, $0V$
7	Сброс, RES

1 Внешние воздействующие факторы

Синусоидальная вибрация:

- диапазон частот, Гц 1 – 5 000
- амплитуда ускорения, м·с⁻² (g) 400 (40)

Механический удар:

- одиночного действия
 - пиковое ударное ускорение, м·с⁻² (g) 15 000
(1 500)
 - длительность действия ударного ускорения, мс 0,1 – 2,0
- многократного действия
 - пиковое ударное ускорение, м · с⁻² (g) 1 500 (150)
 - длительность действия ударного ускорения, мс 1 – 5

Линейное ускорение, м·с⁻² (g) 5 000 (500)

Акустический шум:

- диапазон частот, Гц 50 – 10 000
- уровень звукового давления (относительно $2 \cdot 10^{-5}$ Па), дБ 170

Атмосферное пониженное рабочее давление, Па (мм.рт.ст.) 1,3·10⁻⁴ (10⁻⁶)

Атмосферное повышенное рабочее давление, кПа (мм.рт.ст.) 294 (2205)

Повышенная температура среды, °C

- рабочая 125
- предельная 150

Пониженная температура среды, °C

- рабочая минус 60
- предельная минус 60

Смена температур, °C:

- от предельной повышенной температуры среды 150
- до предельной пониженной температуры среды минус 60

Повышенная относительная влажность при 35°C, % 98

Атмосферные конденсированные осадки (роса, иней)

(с покрытием лаком)

Соляной туман (с покрытием лаком)

Плесневые грибы

Атмосфера с коррозийно-активными средами

Контрольные среды, объемная доля компонентов среды, %:

– гелиево-воздушная	90
– аргоно-воздушная	90
– аргоно-азотная	90

Допускается эксплуатация микросхем при воздействии специальных факторов.

2 Основные технические данные

Диапазон напряжения питания микросхем должен быть от 1,8 до 5,5 В.

Основные электрические параметры

Основные электрические параметры при температуре окружающей среды
 $(25 \pm 10)^\circ\text{C}$

Наименование параметра, единица измерения (режим измерения)	Буквенное обозначение параметра	Норма параметра		Номер пункта приме- чания
		не менее	не более	
1	2	3	4	5
Напряжение срабатывания, В 5310CX03A4A, 5310CX04A4A 5310CX03B4A, 5310CX04B4A	U_{ITP}	—	3,50	—
—	—	—	4,70	—
Напряжение отпускания, В 5310CX03A4A, 5310CX04A4A 5310CX03B4A, 5310CX04B4A	U_{ITN}	3,10	—	—
—	—	4,30	—	—
Выходное напряжение высокого уровня, В $(I_O = -1,00 \text{ mA}, U_{CC} \geq U_{ITP})$ 5310CX03A4A 5310CX03B4A $(I_O = -0,15 \text{ mA}, 1,8 \text{ V} \leq U_{CC} \leq U_{ITN})$ 5310CX04A4A 5310CX04B4A	U_{OH}	2,00	—	1
—	—	3,20	—	—
—	—	2,48	—	—
—	—	3,36	—	—
Выходное напряжение низкого уровня, В $(I_O = 3,2 \text{ mA}, U_{CC} \leq U_{ITN})$ 5310CX03A4A, 5310CX03B4A $(I_O = 3,2 \text{ mA}, U_{CC} \geq U_{ITP})$ 5310CX04A4A, 5310CX04B4A	U_{OL}	—	0,4	—
—	—	—	0,4	—

Окончание таблицы

1	2	3	4	5
Ток потребления, мкА	I_{CC}	—	30	—
Время задержки выключения, мс	t_{DLH}	150	300	—
Примечания				
1 Здесь (и далее) токи, втекающие в вывод микросхемы, считают положительными, а вытекающие – отрицательными.				
2 Режимы измерения параметров приведены в ТУ.				

Предельно-допустимые и предельные значения режимов эксплуатации

Наименование параметра режима, единица измерения	Буквенное обозначение параметра режима	Предельно допустимый режим		Предельный режим		Номер пункта при-мечания
		не менее	не более	не менее	не более	
Напряжение питания, В 5310CX03A4A, 5310CX03B4A при температуре окружающей среды от минус 60 °C до 125 °C 5310CX04A4A, 310CX04B4A при температуре окружающей среды 25 °C минус 60; 125 °C	U_{CC}		5,5 2,8 1,8 2,8	-0,3	6	1 1, 2
Выходное напряжение, В	U_O	—	U_{CC}	—	$U_{CC}+0,3$	2
Выходной ток, мА	I_O	—	10	—	15	—

Примечания

- 1 Время воздействия предельного режима не более 3 с.
- 2 Предельно допустимый режим по минимальному значению напряжения питания в диапазоне температур окружающей среды T_{amb} от минус 60 до 25 °C и от 125 до 25 °C линейно снижается.

Тепловое сопротивление кристалл-корпус – не более 54 °C / Вт.

Предельно допустимая температура р-п перехода кристалла – 150 °C.

3 Надёжность

Наработка до отказа T_H , ч	120 000
Гамма-процентный срок сохраняемости $T_{C\gamma}$, лет	25
Наработка до отказа T_H в облегченных режимах, ч	150 000
Облегченный режим: $I_0 \leq 5$ мА, $T_{amb} \leq (55 + 5)$ °С	

4 Указания по применению и эксплуатации

4.1 При применении микросхем необходимо руководствоваться схемой электрической функциональной и параметрами импульсов напряжения питания и выходного напряжения микросхем, приведенными на рисунке 1.

4.2 Микросхемы состоят из прецизионного источника опорного напряжения, тактового генератора, источника питания тактового генератора, компаратора, делителя частоты с подстраиваемым коэффициентом деления, выходного каскада и логики управления.

4.2.1 Источник опорного напряжения

Источник опорного напряжения 1,25 В предназначен для формирования эталонного сигнала напряжения для компаратора и источника питания тактового генератора.

Опорное напряжение 1,25 В формируется от внутреннего термокомпенсированного источника. Опорное напряжение соответствует нормируемым характеристикам при напряжении питания от 1,8 В и выше, позволяя обеспечивать точный контроль за напряжением питания. Опорное напряжение имеет гарантированную точность $\pm 2,5\%$ при нормальной температуре среды, что обеспечивается блоком подстройки опорного напряжения.

4.2.2 Источник питания тактового генератора

Источник питания тактового генератора обеспечивает стабильное напряжение питания 1,8 В для тактового генератора в диапазоне рабочих температур среды и напряжений питания, что позволяет обеспечить стабильность частоты генератора и длительности импульса сброса.

4.2.3 Тактовый генератор

Тактовый генератор формирует сигнал тактовой частоты для работы делителя частоты.

4.2.4 Компаратор

Входной компаратор имеет пороговое напряжение равное $1,25 \text{ В} \pm 2\%$ и ширину гистерезиса порядка 25 мВ. Гистерезис защищает от ложных срабатываний и паразитной осцилляции при напряжении питания близком к пороговому напряжению.

Значение входного тока компаратора при переключении составляет порядка 10 нА, что соответствует входному сопротивлению 500 МОм. Такое высокое сопротивление позволяет минимизировать шунтирующее влияние компаратора на внешний делитель напряжения, обеспечивая стабильность выбранной рабочей точки. Компаратор остается полностью работоспособным при снижении напряжения питания до 1,8 В.

4.2.5 Делитель частоты

Функция удержания сигнала сброса RES после восстановления напряжения питания позволяет начать работу микропроцессорной системы после гарантированного завершения переходных процессов, а также избежать кратковременных включений микропроцессорной системы при повторных сбоях.

Удержание сигнала сброса RES обеспечивает делитель частоты. На его вход поступают импульсы опорной частоты с тактового генератора. Для обеспечения точности задания длительности сброса используется подстройка его коэффициента деления.

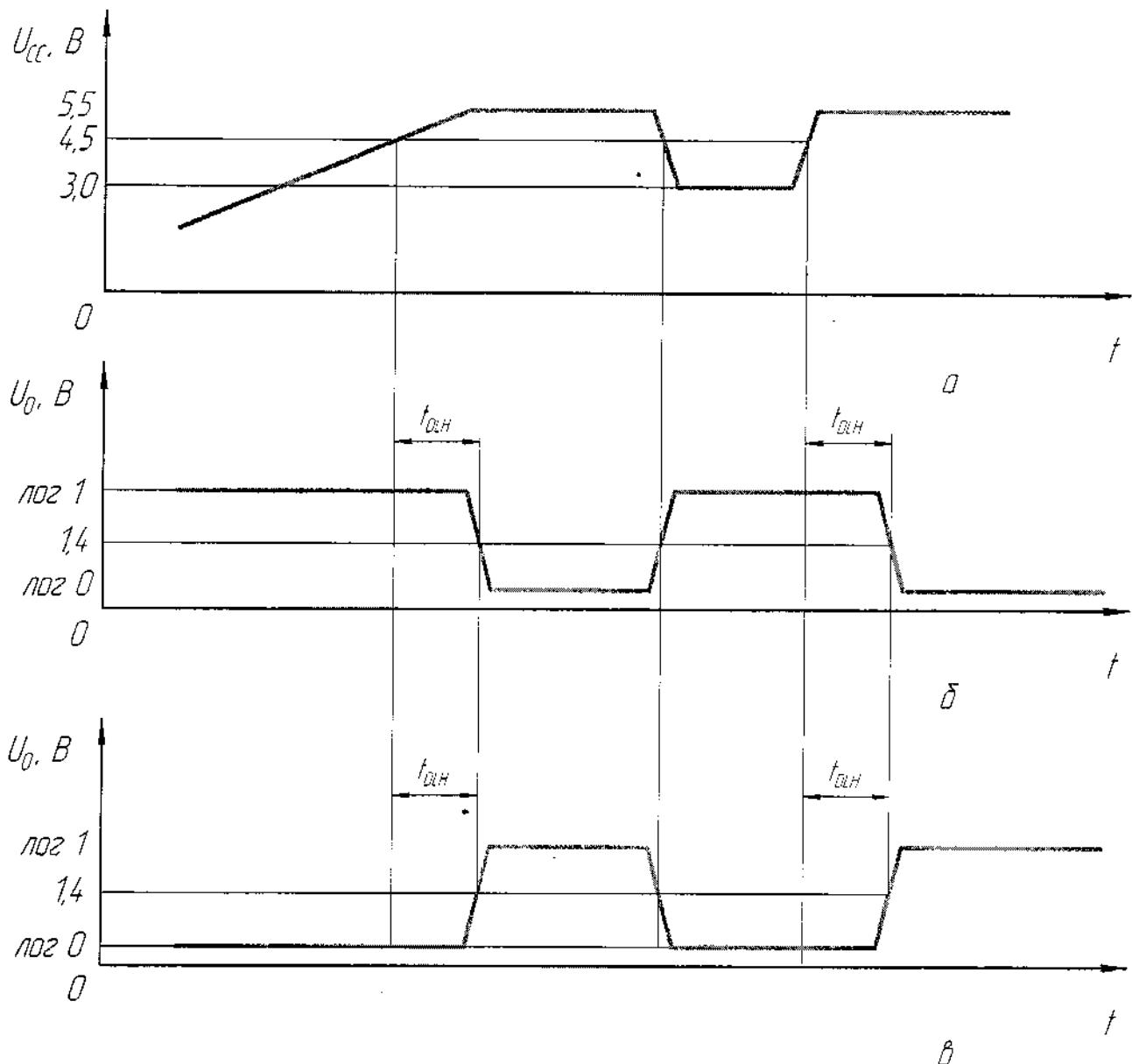
4.2.6 Выходной каскад

Используется полумостовой КМОП выходной каскад. Таким образом, на выходе формируется активный сигнал как низкого, так и высокого логического уровня. Применение подтягивающих резисторов не требуется.

4.2.7 Блок логики

Блок логики обеспечивает управление всеми функциональными блоками микросхемы.

4.3 Типовые схемы включения микросхем приведены на рисунке 2.



а – напряжения питания U_{CC}

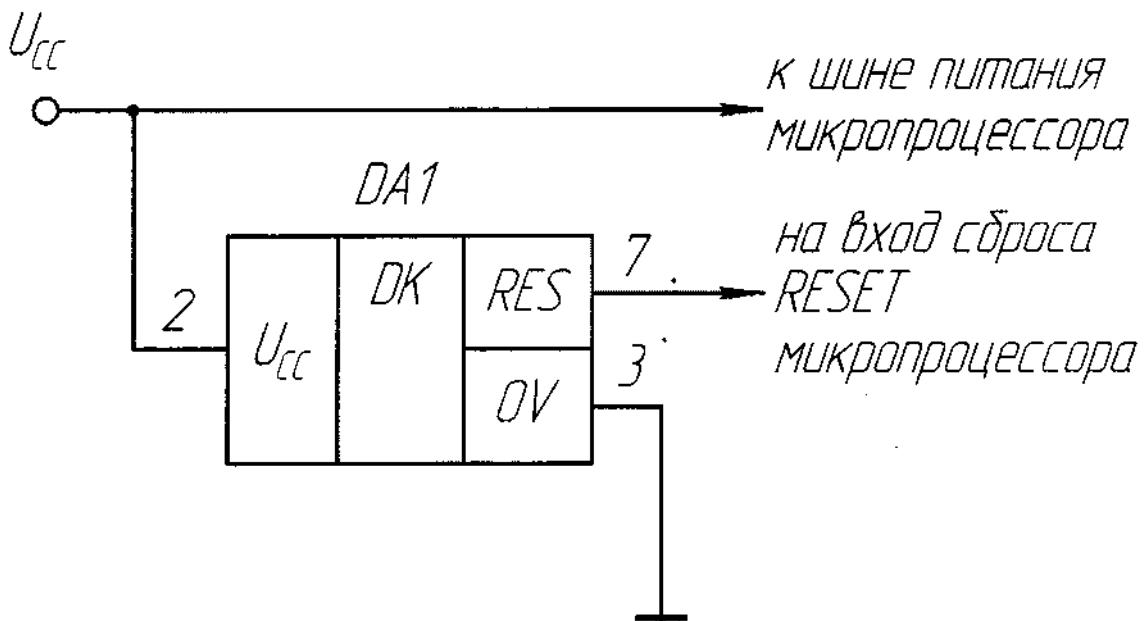
б – выходного напряжения U_O микросхем

5310CX03А4А, 5310CX03Б4А

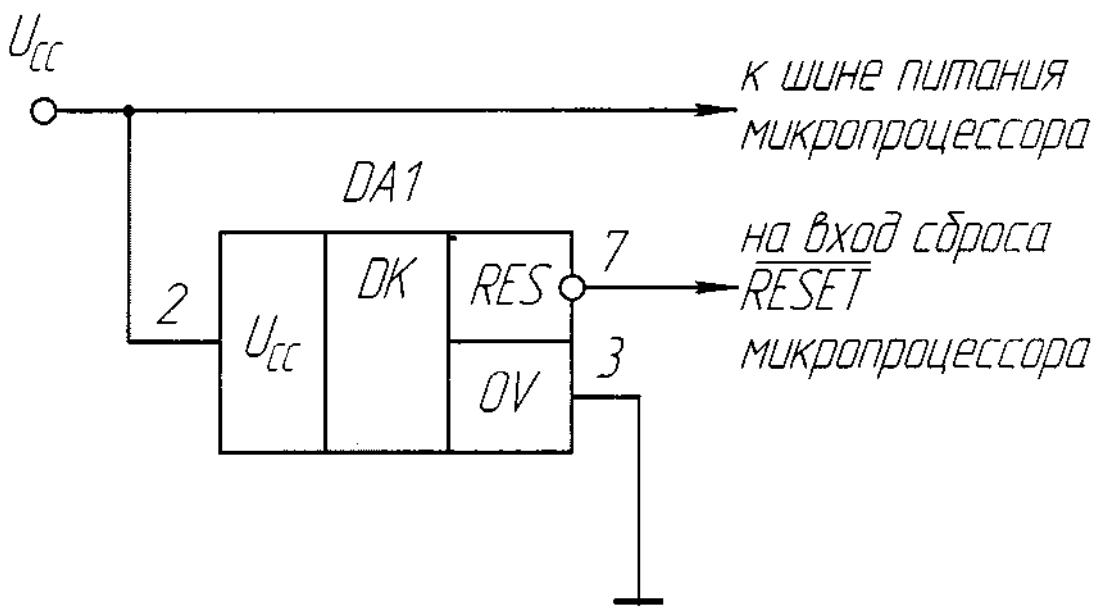
в – выходного напряжения U_O микросхем

5310CX04А4А, 5310CX04Б4А

Рисунок 1 – Параметры импульсов



a – 5310CX03A4A, 5310CX03Б4А



б – 5310CX04A4A, 5310CX04Б4А

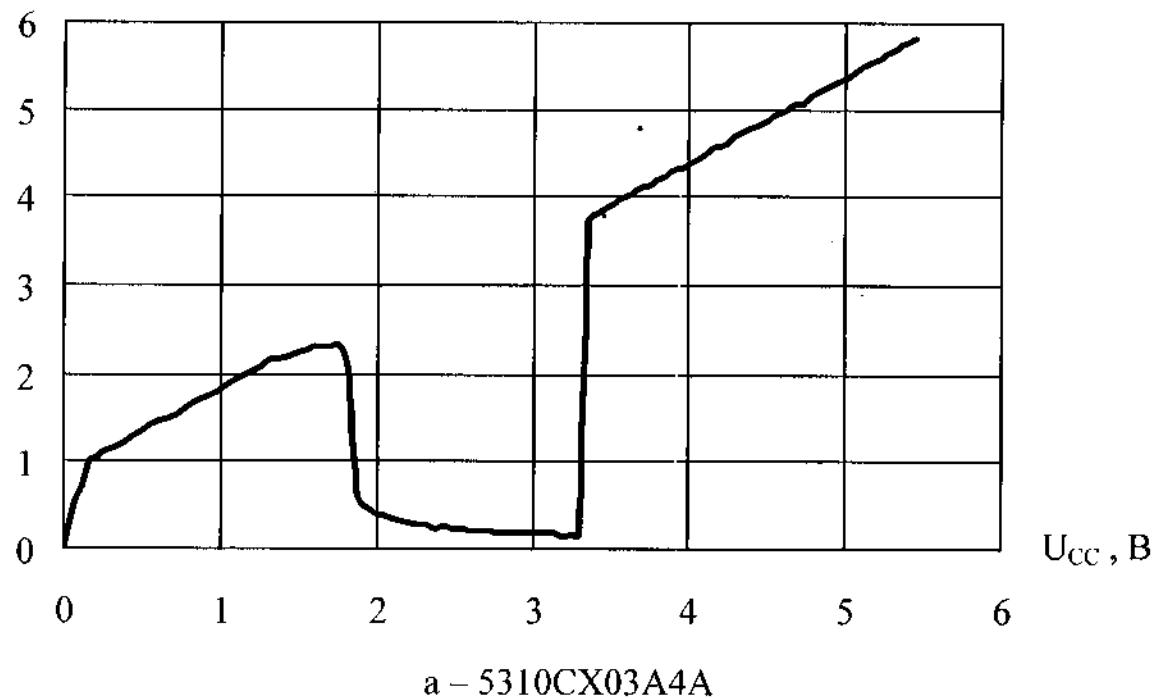
DA1 – микросхема;

U_{CC} – напряжение питания.

Рисунок 2 – Типовые схемы включения микросхем

5 Типовые характеристики

U_O , В



U_O , В

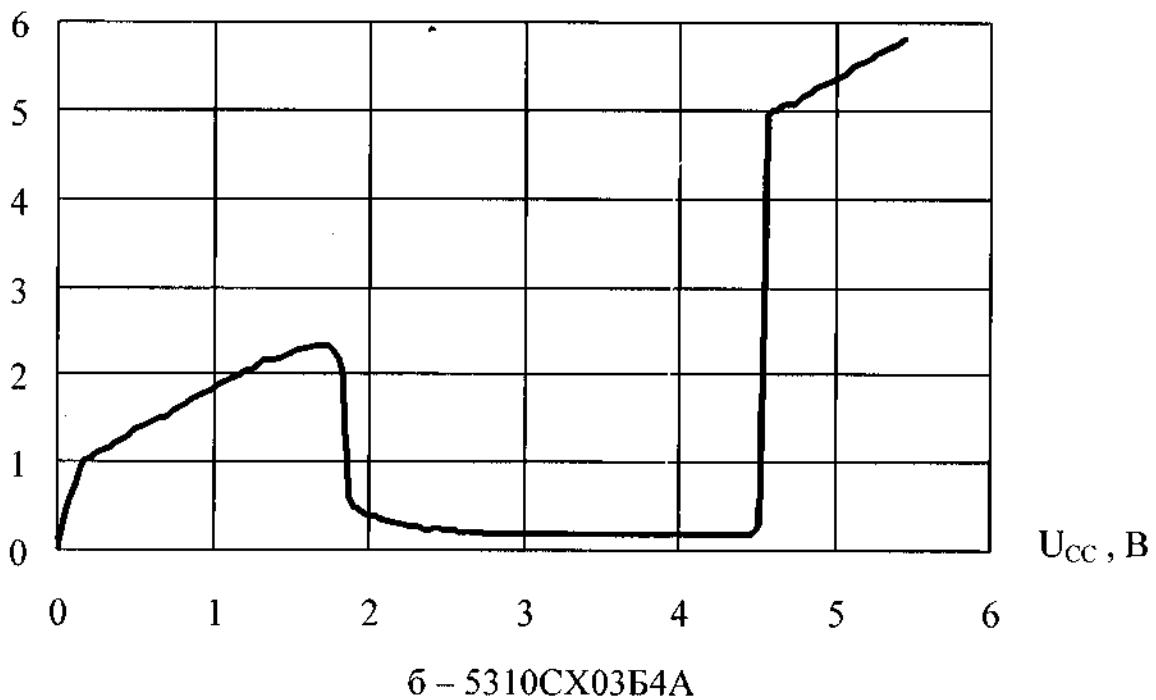
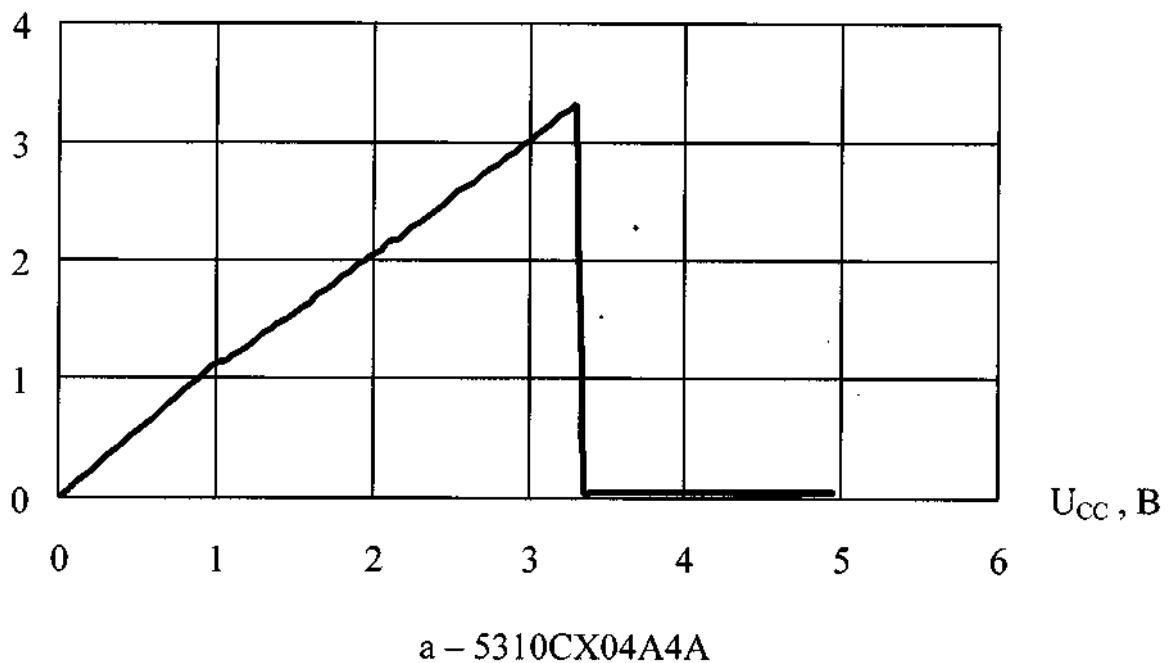


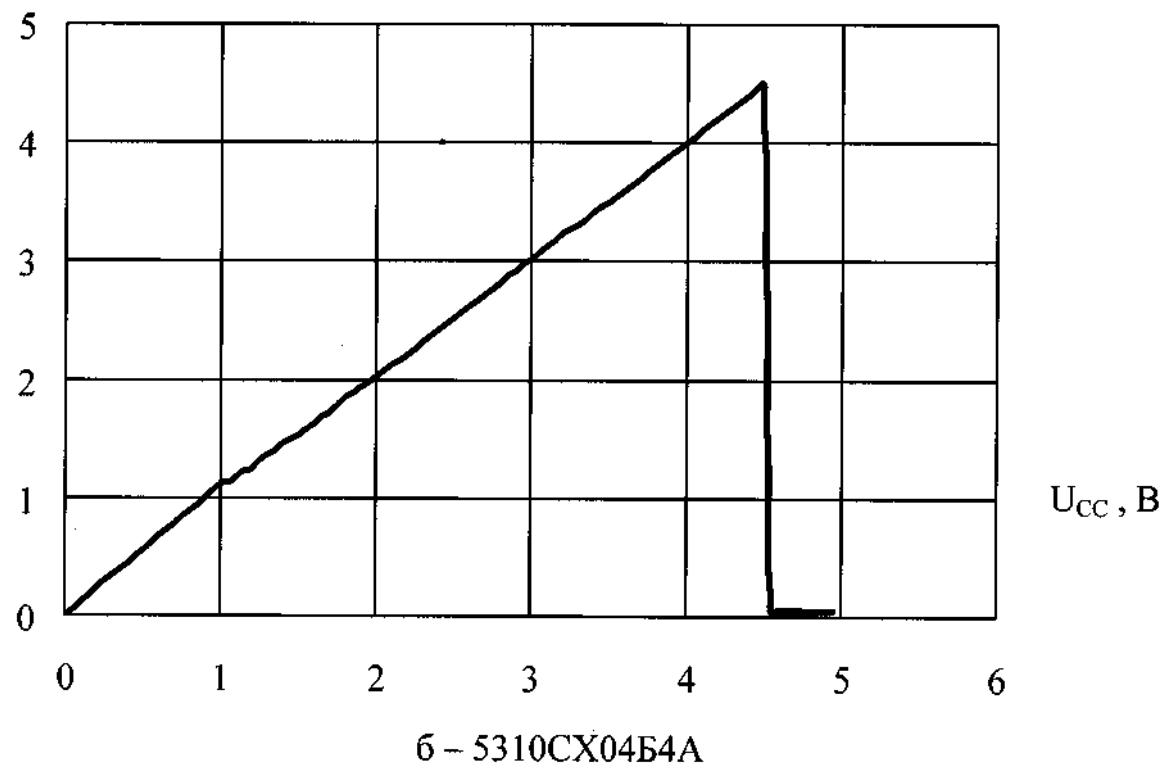
Рисунок 3 – Типовая зависимость выходного напряжения U_O от напряжения питания U_{CC} без нагрузки при $T_{amb} = (25 \pm 10)^\circ\text{C}$ микросхем

U_0 , В



a – 5310CX04A4A

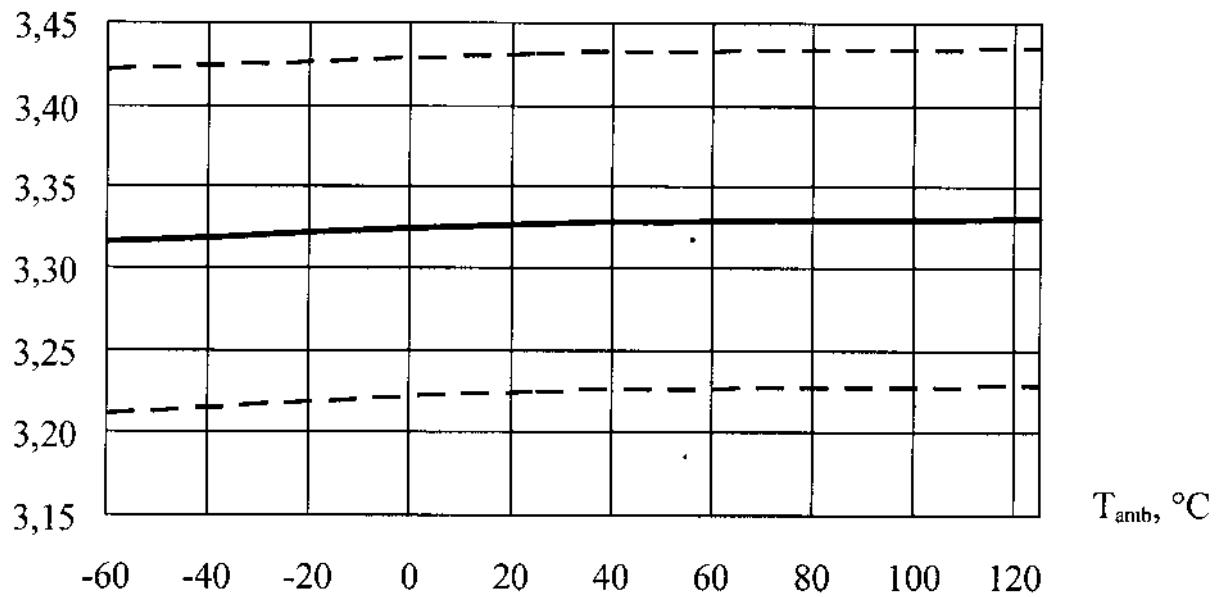
U_0 , В



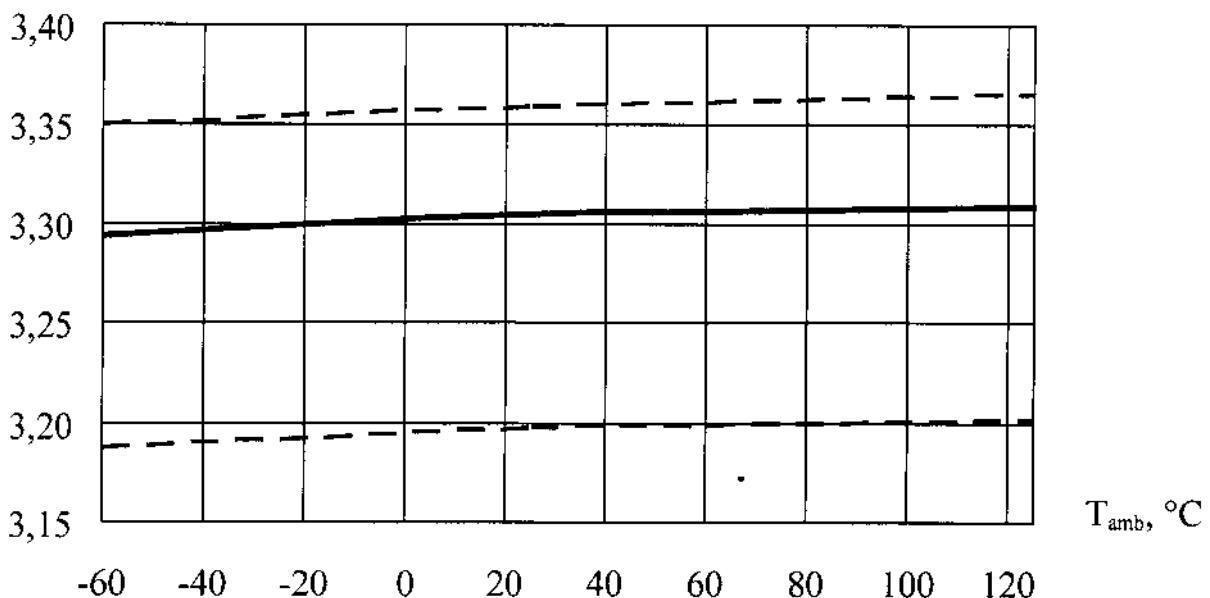
б – 5310CX04Б4А

Рисунок 4 – Типовая зависимость выходного напряжения U_0 от напряжения питания U_{CC} без нагрузки при $T_{amb} = (25 \pm 10)^\circ\text{C}$ микросхем

U_{ITP} , В



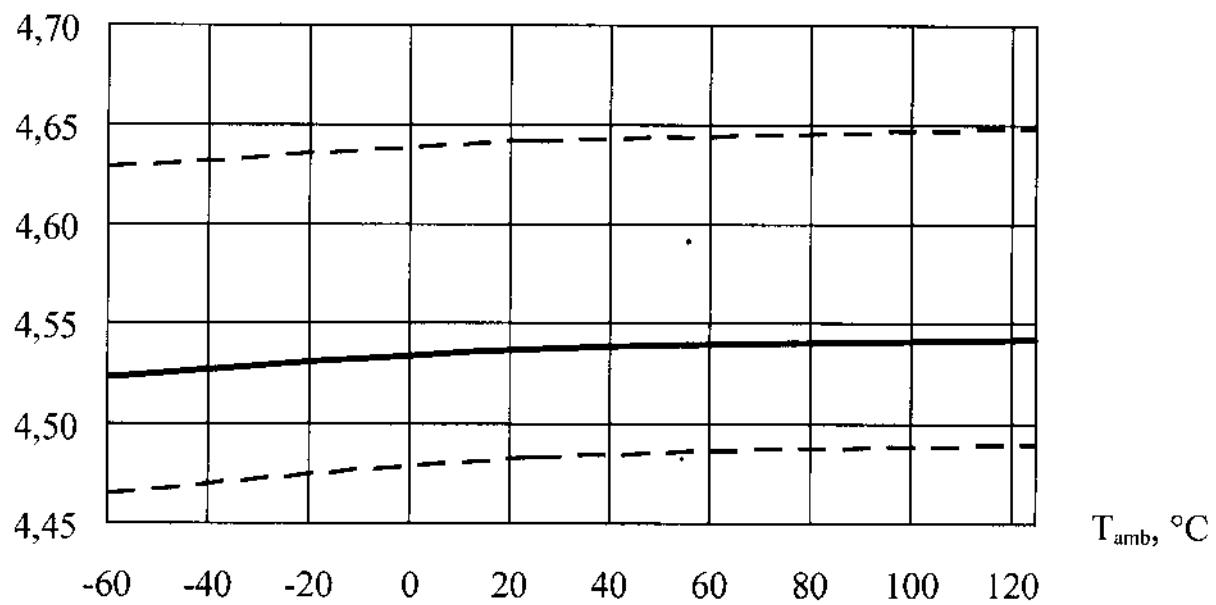
U_{ITN} , В



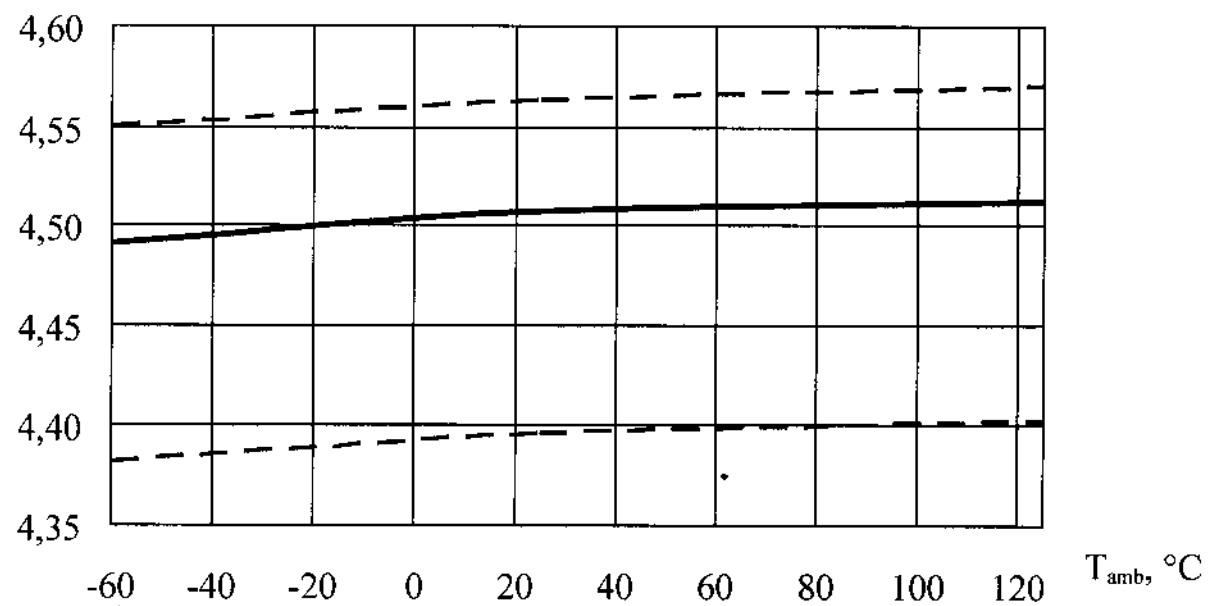
— типовая зависимость
- - - - - — границы 95% разброса

Рисунок 5 – Типовые зависимости напряжения срабатывания U_{ITP} от температуры окружающей среды T_{amb} и напряжения отпускания U_{ITN} от температуры окружающей среды T_{amb} микросхем 5310СХ03А4А

U_{ITP} , В



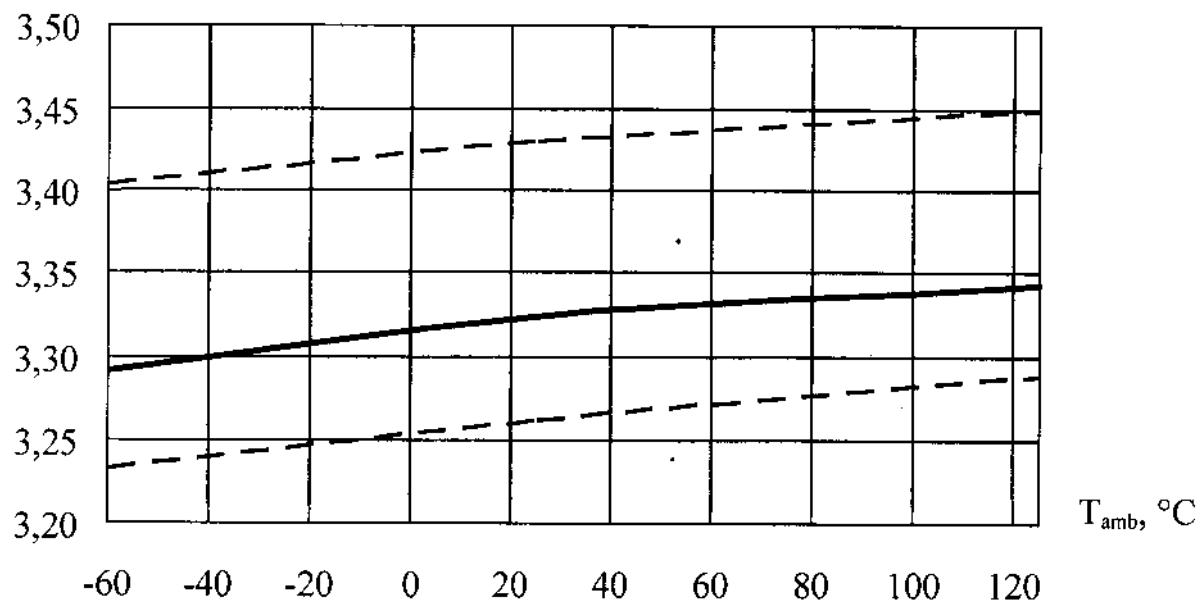
U_{ITN} , В



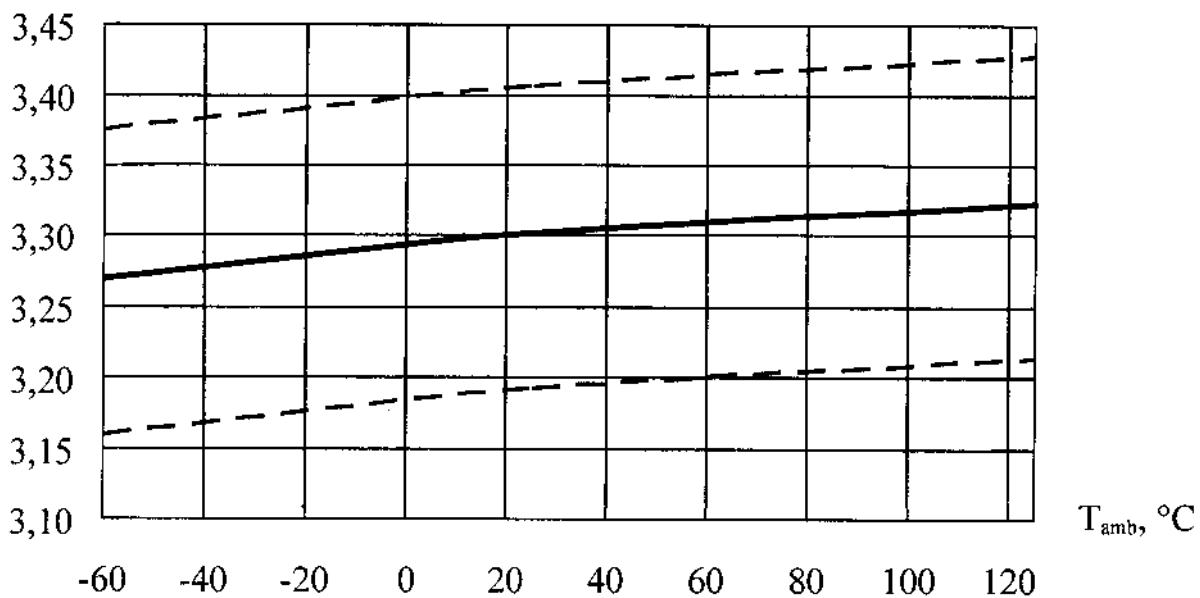
— типовая зависимость
- - - - - — границы 95% разброса

Рисунок 6 – Типовые зависимости напряжения срабатывания U_{ITP} от температуры окружающей среды T_{amb} и напряжения отпускания U_{ITN} от температуры окружающей среды T_{amb} микросхем 5310СХ03Б4А

U_{ITP} , В



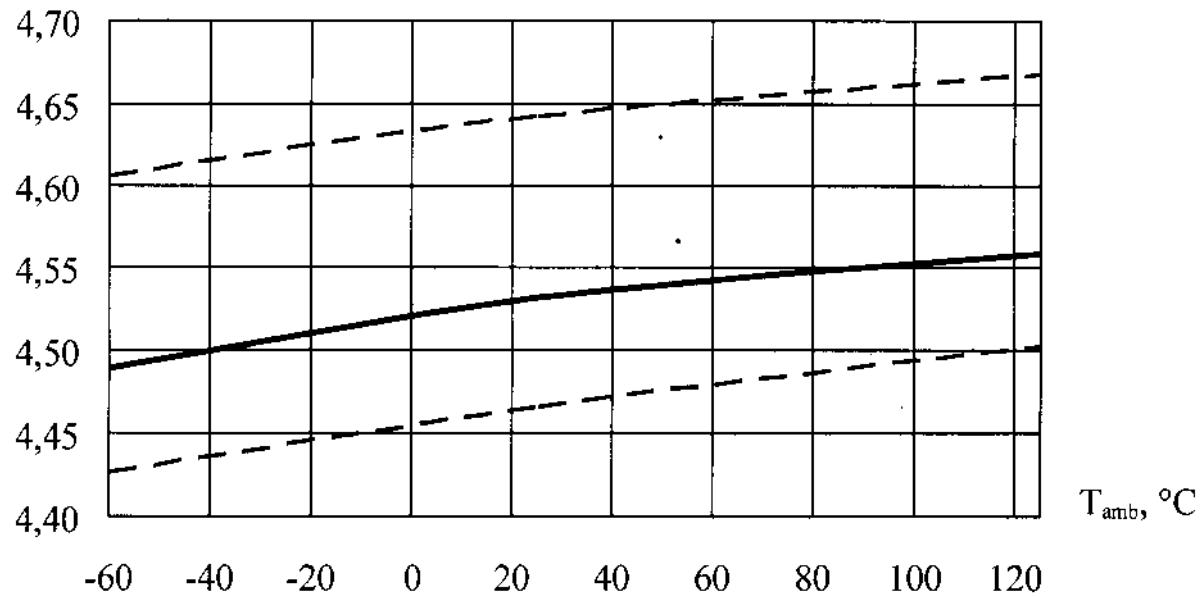
U_{ITN} , В



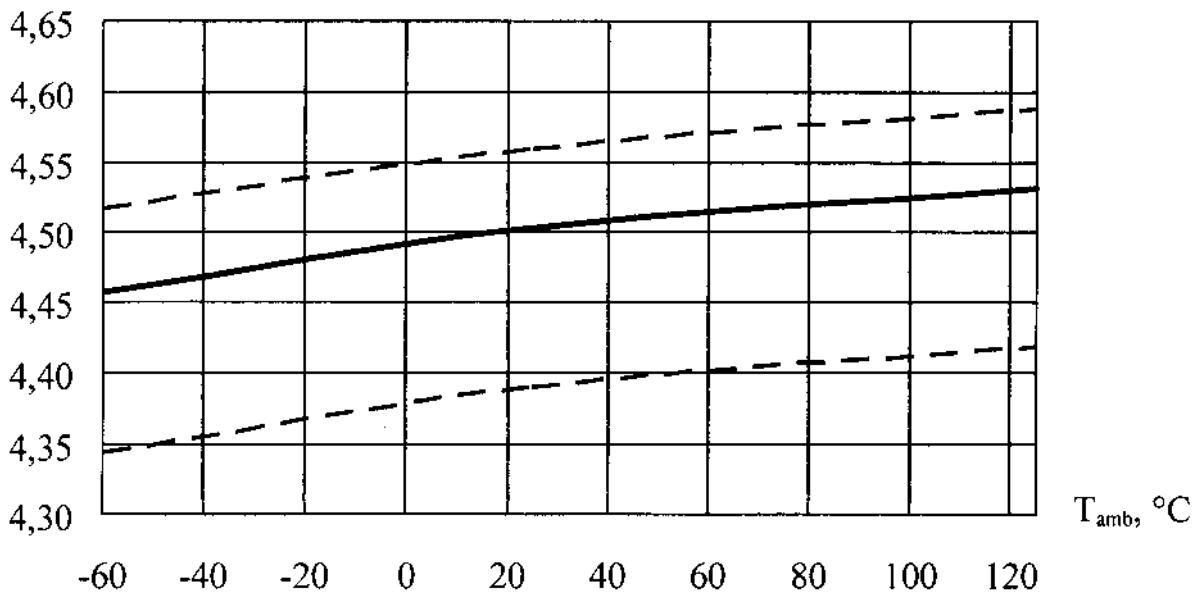
— типовая зависимость
- - - - - — границы 95% разброса

Рисунок 7 – Типовые зависимости напряжения срабатывания U_{ITP} от температуры окружающей среды T_{amb} и напряжения отпускания U_{ITN} от температуры окружающей среды T_{amb} микросхем 5310CX04A4A

U_{ITP} , В



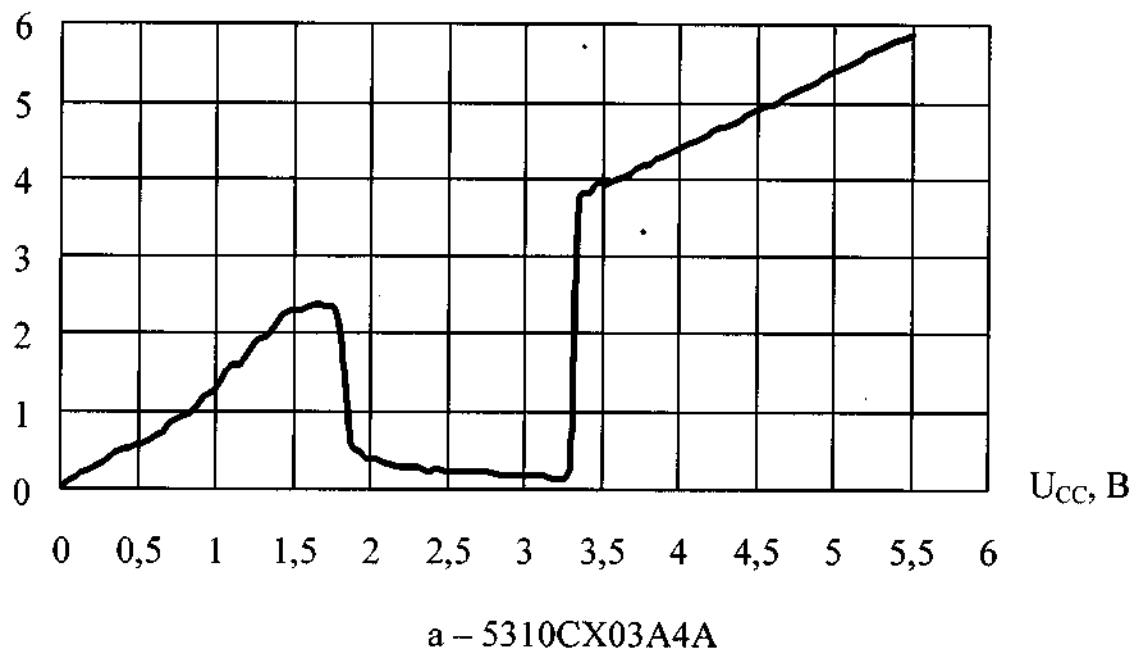
U_{ITN} , В



— типовая зависимость
- - - - - — границы 95% разброса

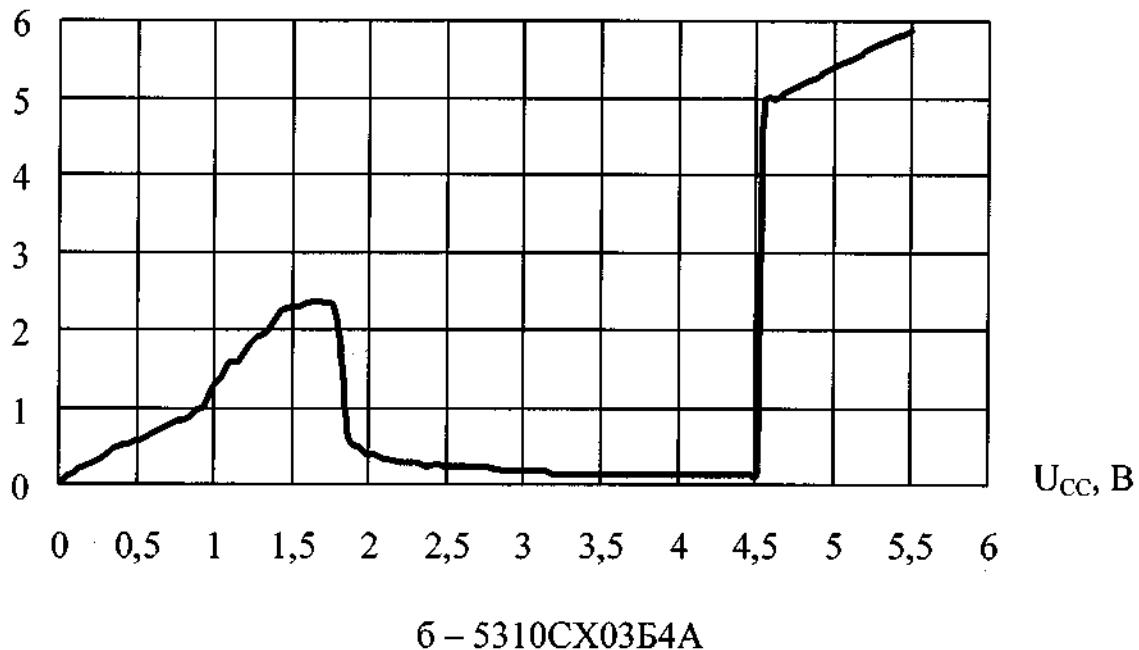
Рисунок 8 – Типовые зависимости напряжения срабатывания U_{ITP} от температуры окружающей среды T_{amb} и напряжения отпускания U_{ITN} от температуры окружающей среды T_{amb} микросхем 5310СХ04Б4А

U_{OH} , В



a – 5310CX03A4A

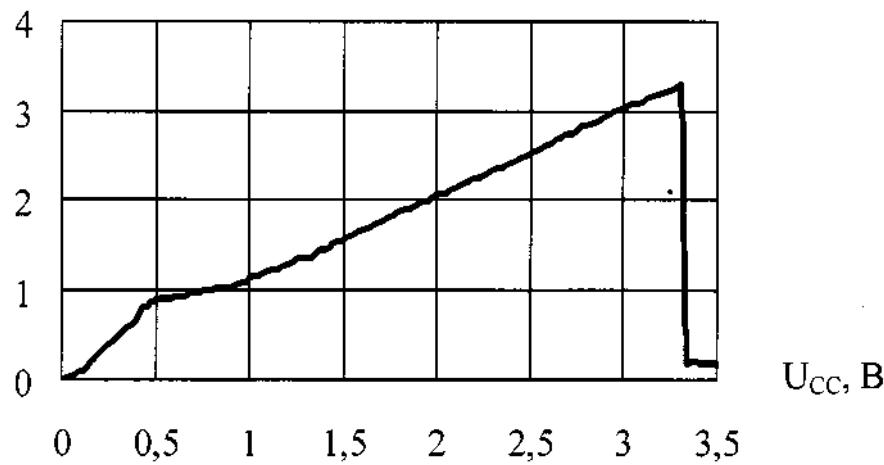
U_{OH} , В



б – 5310CX03Б4А

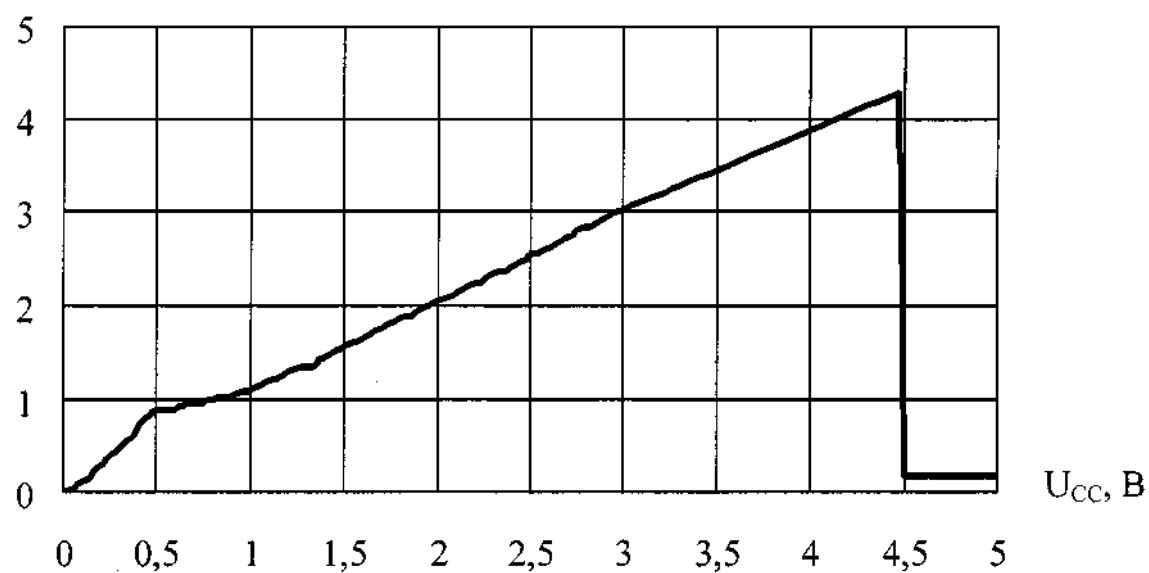
Рисунок 9 – Типовая зависимость выходного напряжения высокого уровня U_{OH} от напряжения питания U_{CC} при $I_O = 1,00$ мА,
 $T_{amb} = (25 \pm 10)$ °С микросхем

U_{OH} , В



a - 5310CX04A4A

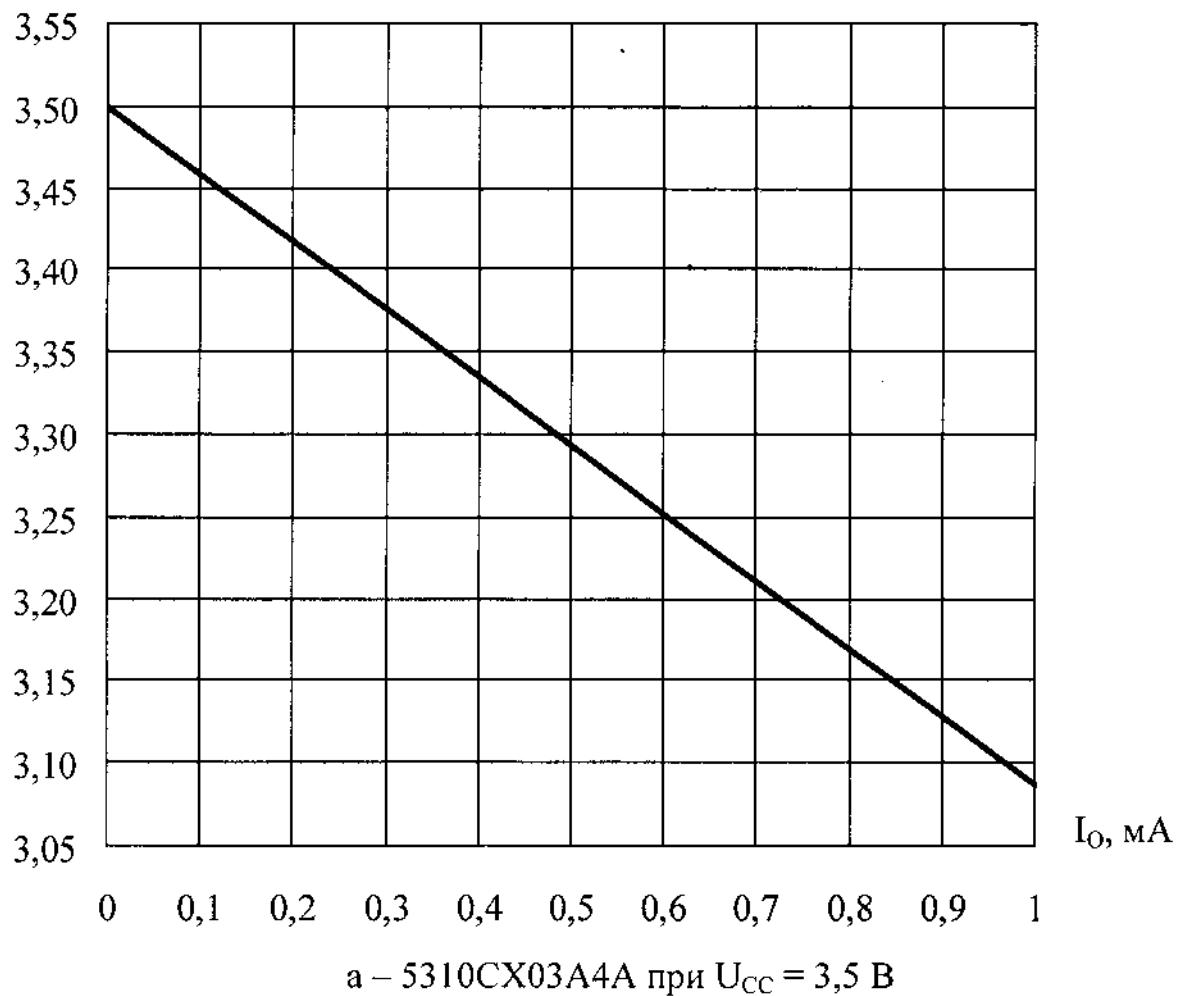
U_{OH} , В



б - 5310CX04B4A

Рисунок 10 – Типовая зависимость выходного напряжения высокого уровня U_{OH} от напряжения питания U_{CC} при $I_O = 0,15$ мА,
 $T_{amb} = (25 \pm 10)$ °С микросхем

U_{OH} , В



U_{OH} , В

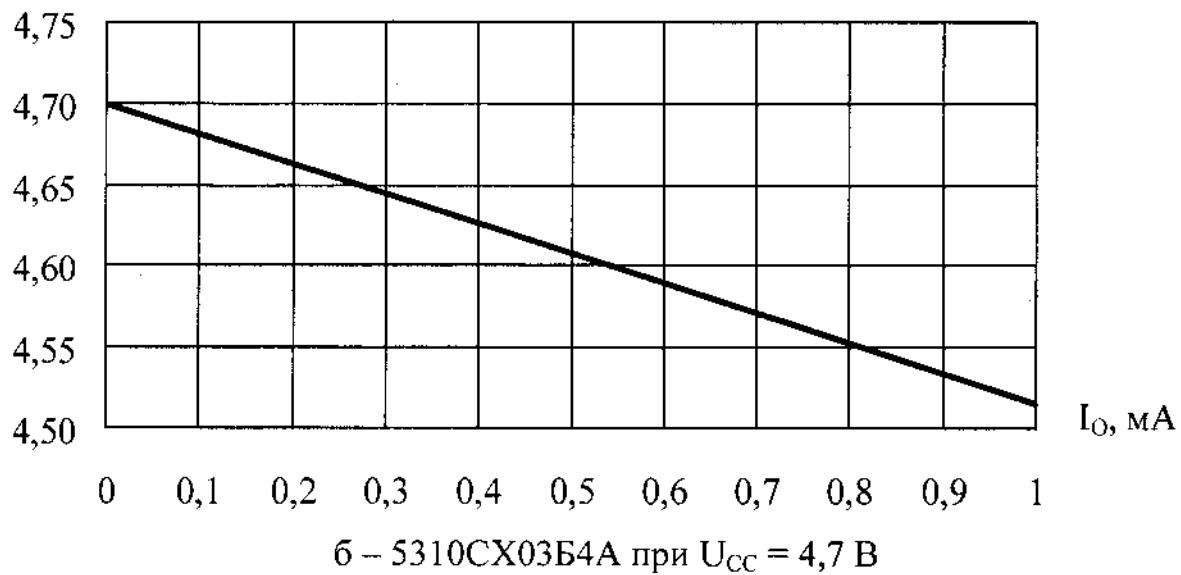
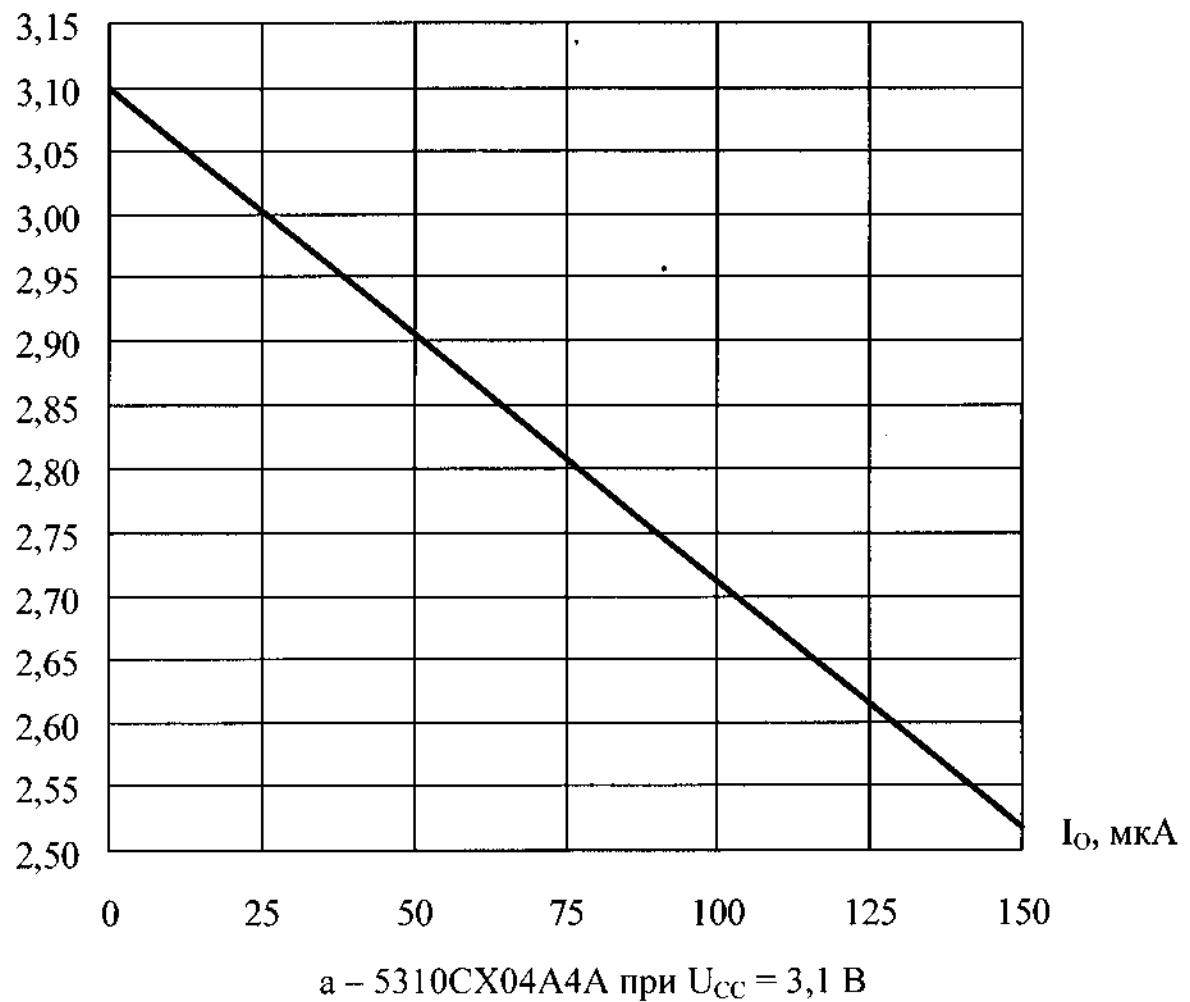


Рисунок 11 – Типовая зависимость выходного напряжения высокого уровня U_{OH} от выходного тока I_O при $T_{amb} = (25 \pm 10)$ °С микросхем

U_{OH} , В



U_{OH} , В

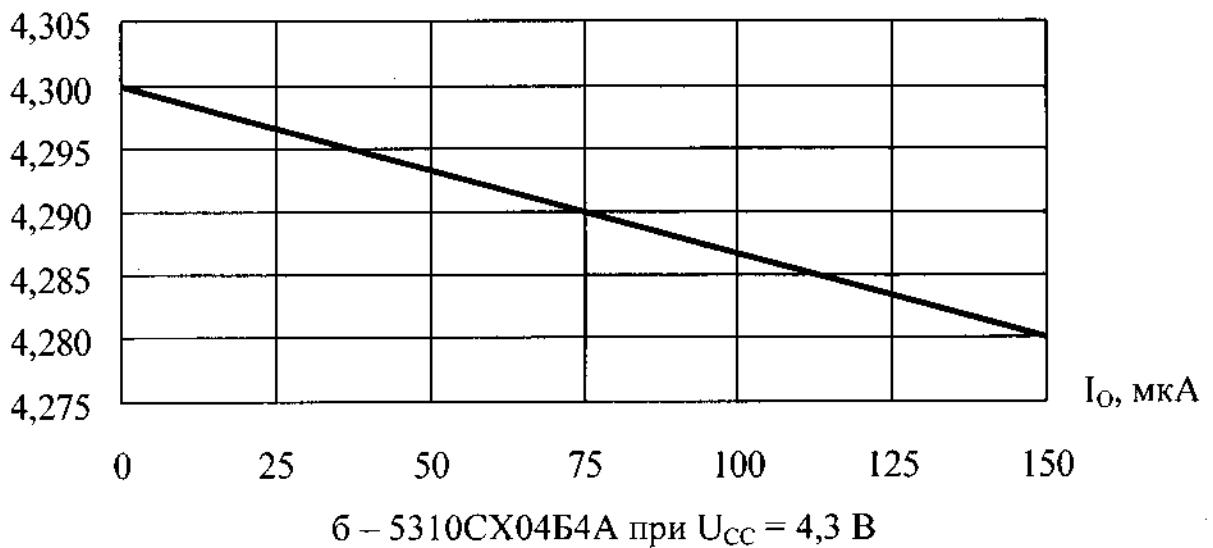
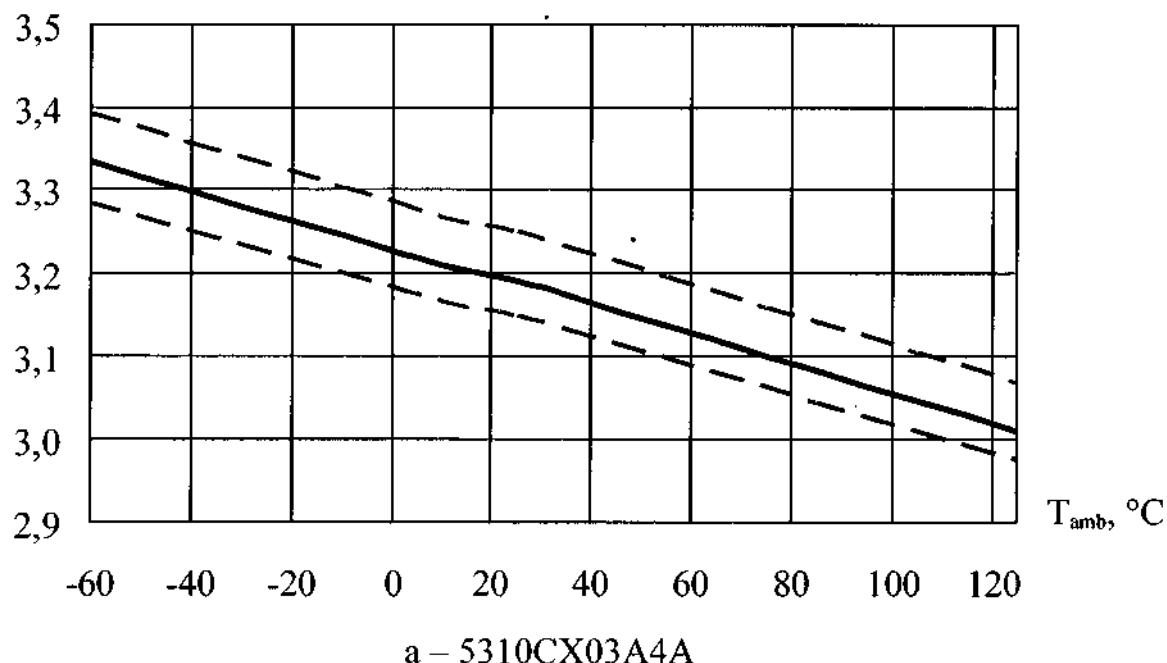


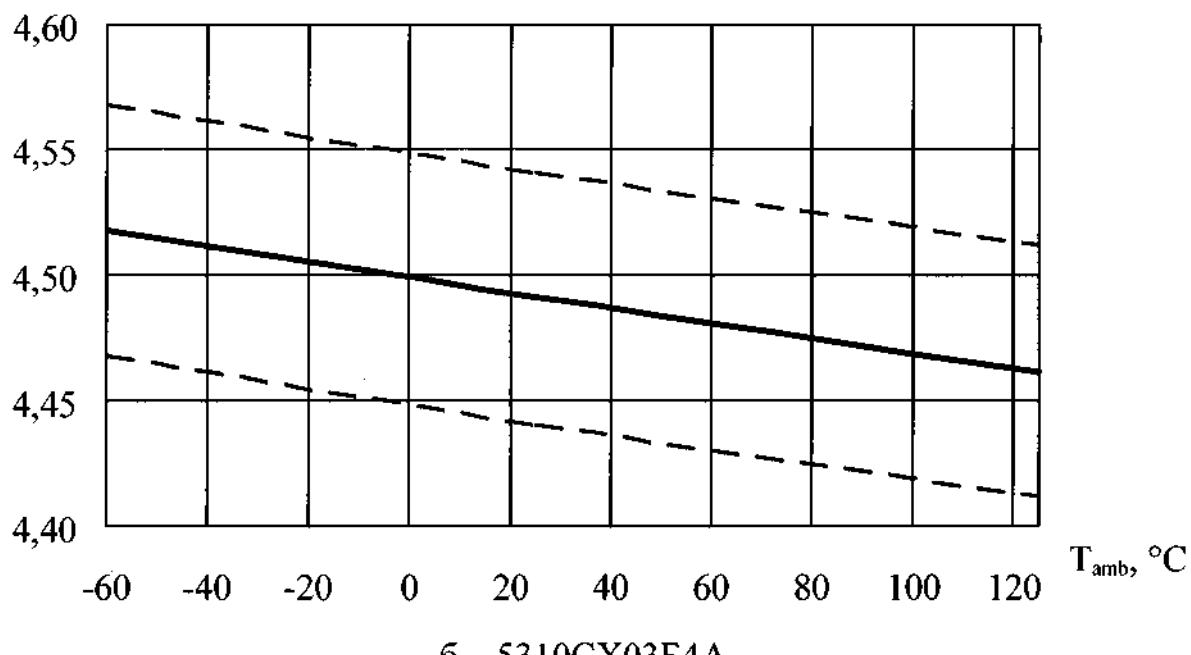
Рисунок 12 – Типовая зависимость выходного напряжения высокого уровня U_{OH} от выходного тока I_O при $T_{amb} = (25 \pm 10)$ °С микросхем

U_{OH} , В



a - 5310CX03A4A

U_{OH} , В

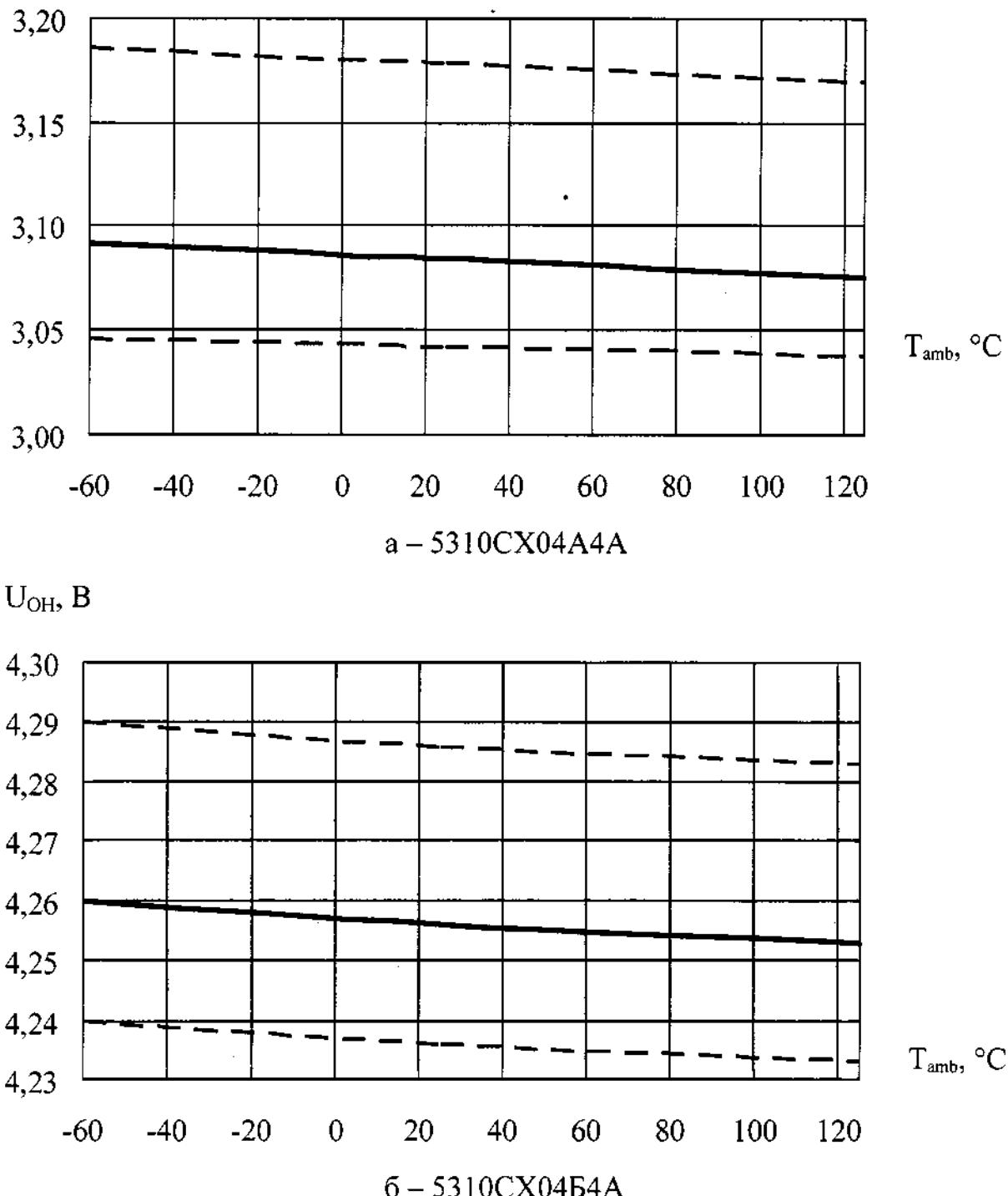


6 - 5310CX03Б4А

— типовая зависимость
- - - - - — границы 95% разброса

Рисунок 13 – Типовая зависимость выходного напряжения высокого уровня U_{OH} от температуры окружающей среды T_{amb} микросхем

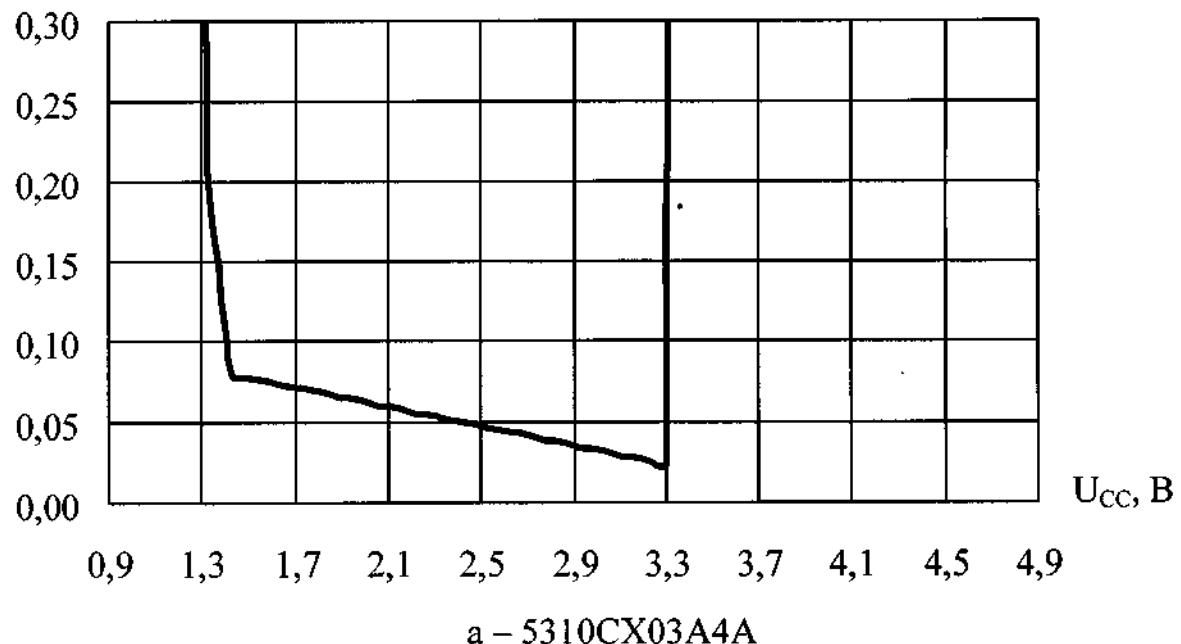
U_{OH} , В



— типовая зависимость
- - - - - — границы 95% разброса

Рисунок 14 – Типовая зависимость выходного напряжения высокого уровня U_{OH} от температуры окружающей среды T_{amb} микросхем

U_{OL} , В



U_{OL} , В

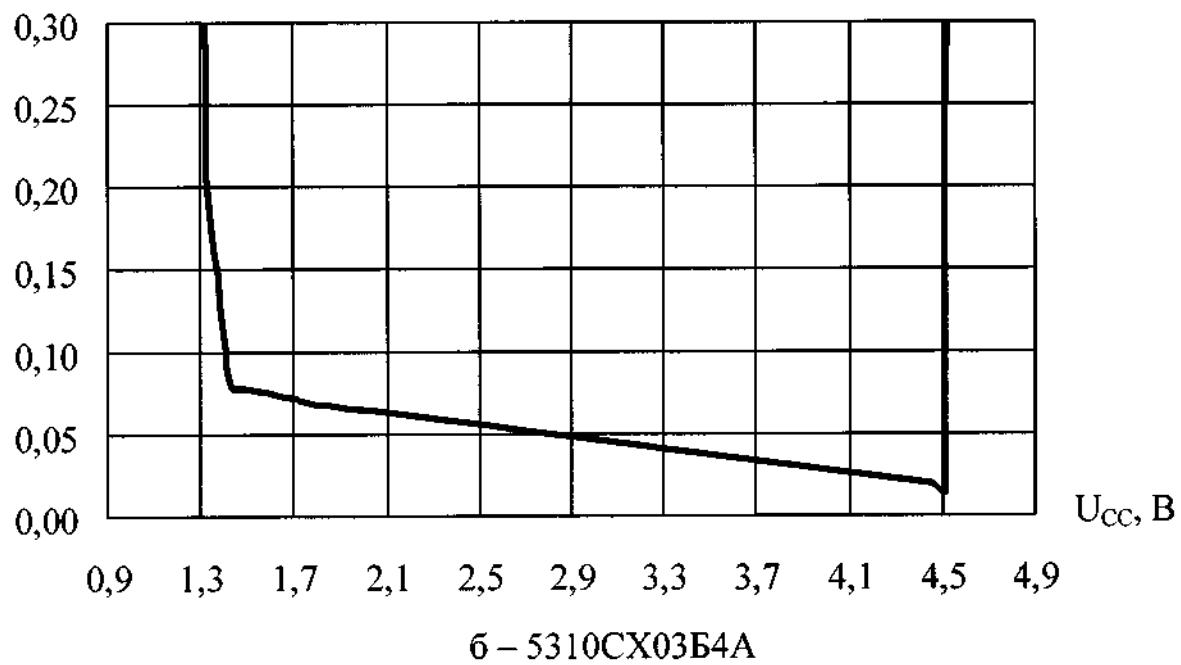
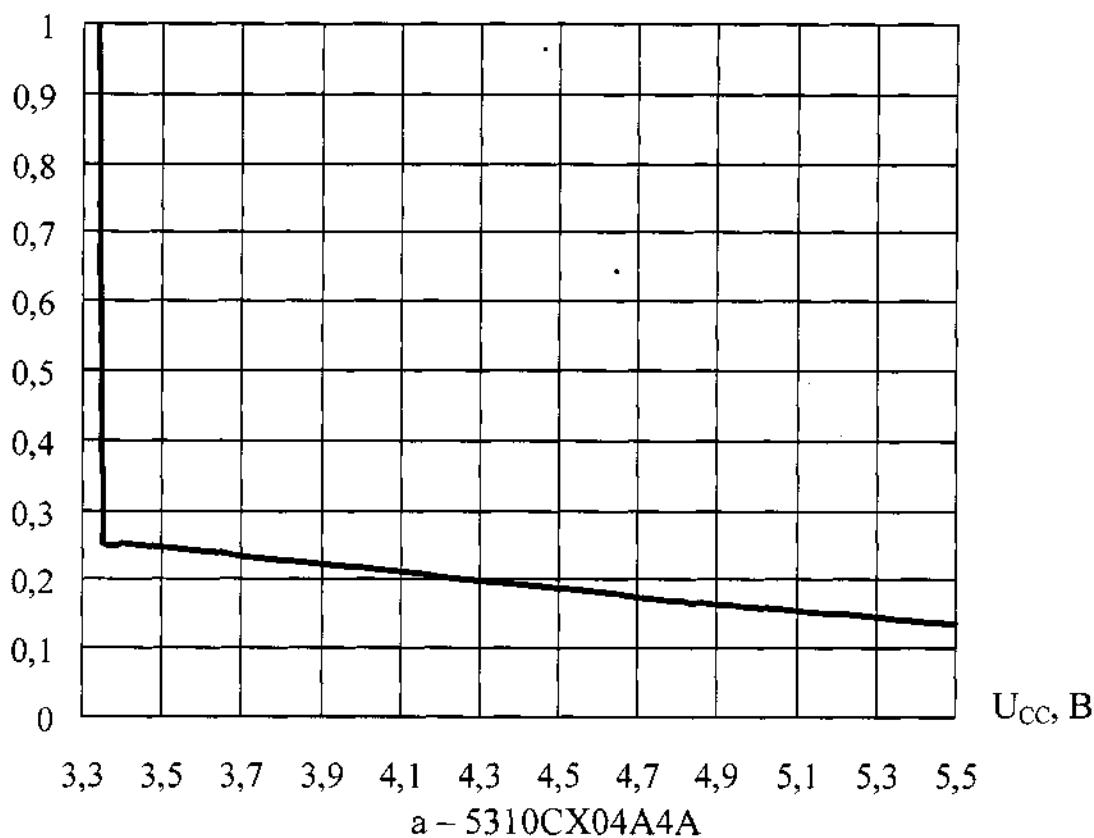


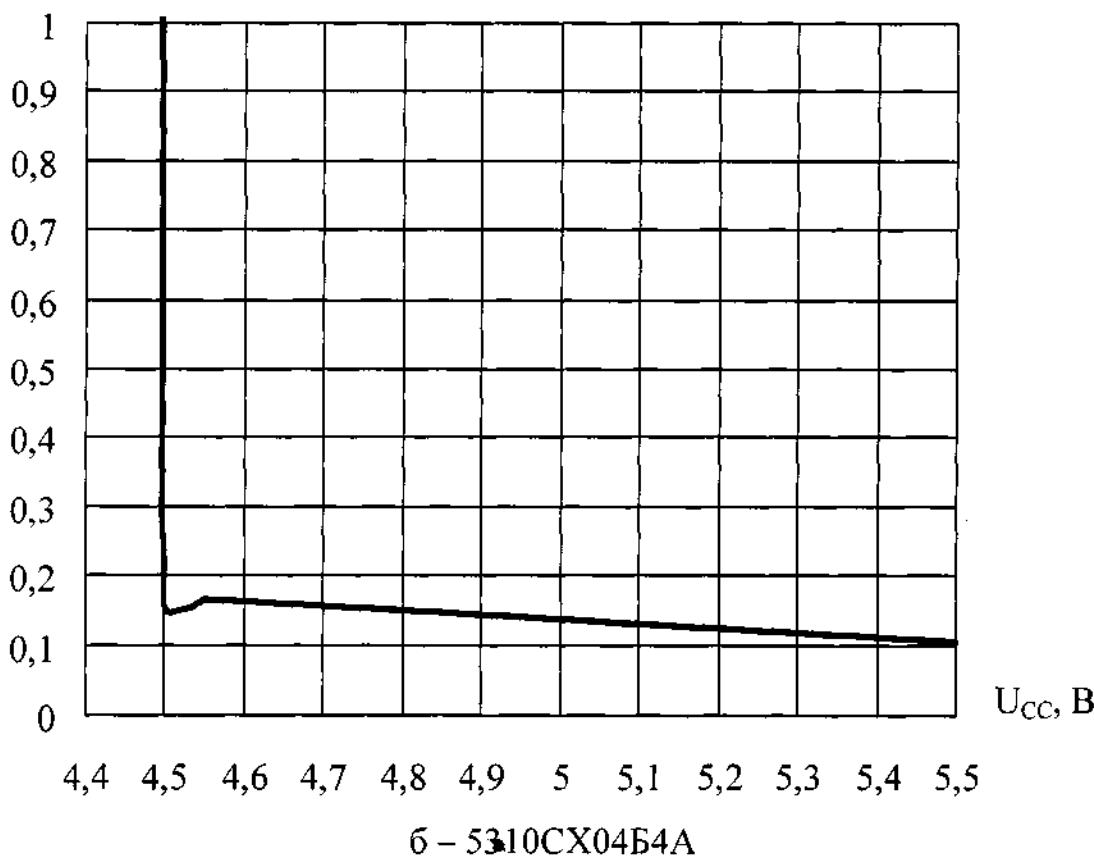
Рисунок 15 – Типовая зависимость выходного напряжения низкого уровня U_{OL} от напряжения питания U_{CC} при $I_O = 3,2$ мА $T_{amb} = (25 \pm 10)$ °С микросхем

U_{OL} , В



a – 5310CX04A4A

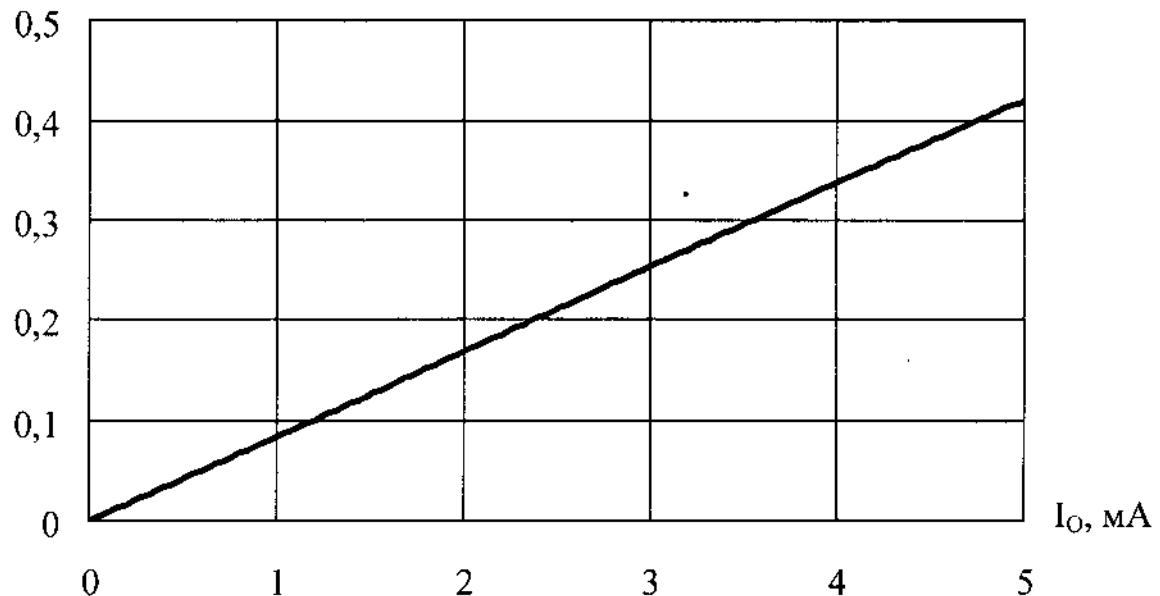
U_{OL} , В



b – 5310CX04Б4А

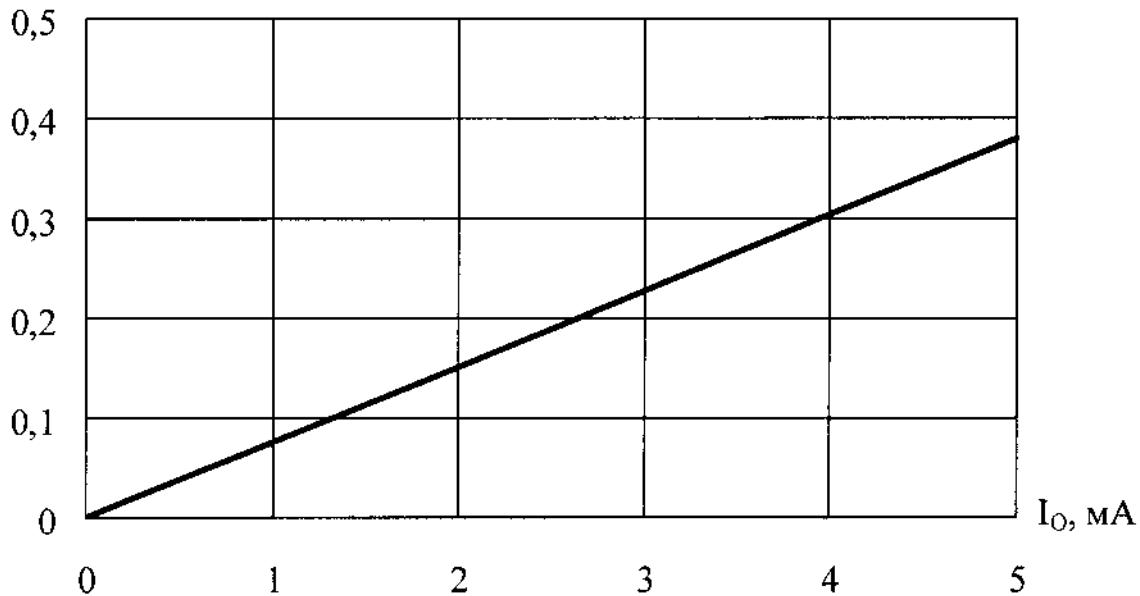
Рисунок 16 – Типовая зависимость выходного напряжения низкого уровня U_{OL} от напряжения питания U_{CC} при $I_O = 3,2$ мА $T_{amb} = (25 \pm 10)$ °С микросхем

U_{OL} , В



a – 5310CX03A4A при $U_{CC} = 3,1$ В

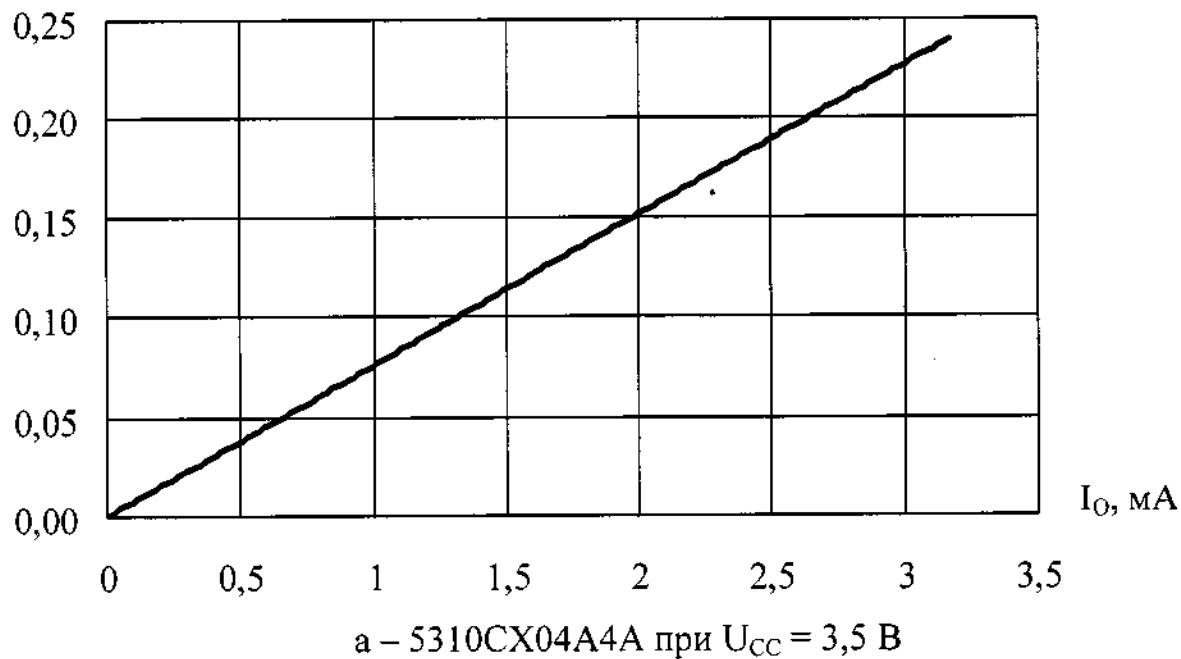
U_{OL} , В



б – 5310CX03Б4А при $U_{CC} = 4,3$ В

Рисунок 17 – Типовая зависимость выходного напряжения низкого уровня U_{OL} от выходного тока I_O при $T_{amb} = (25 \pm 10)$ °С микросхем

U_{OL} , В



U_{OL} , В

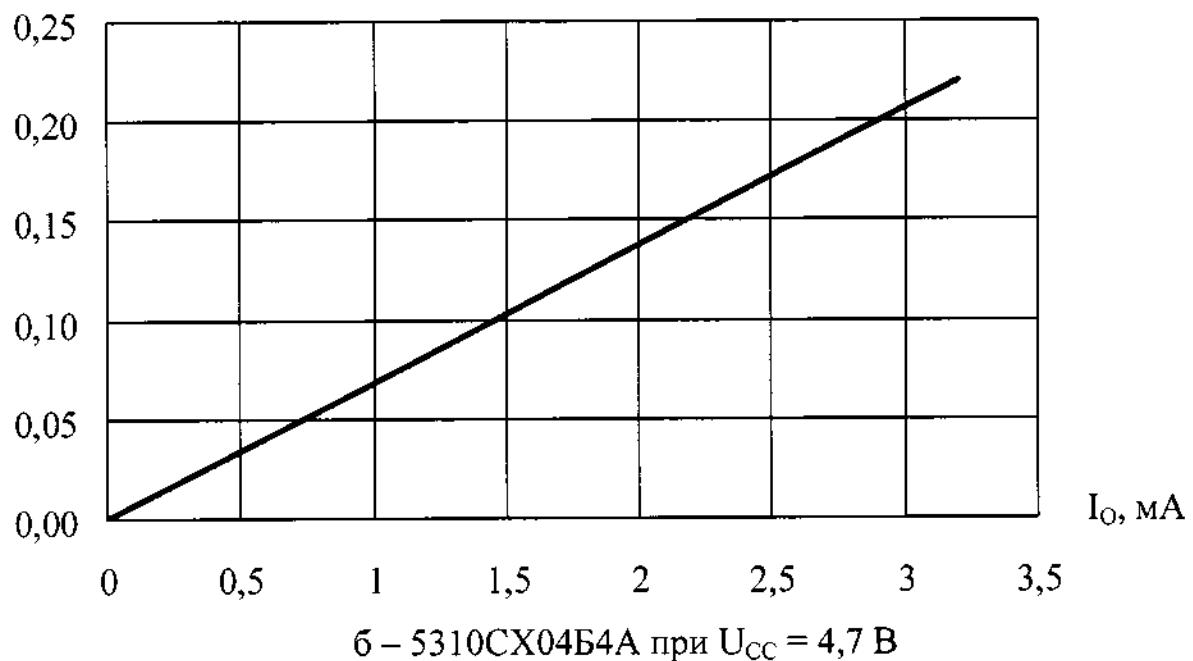


Рисунок 18 – Типовая зависимость выходного напряжения низкого уровня U_{OL} от выходного тока I_O при $T_{amb} = (25 \pm 10)$ °C микросхем

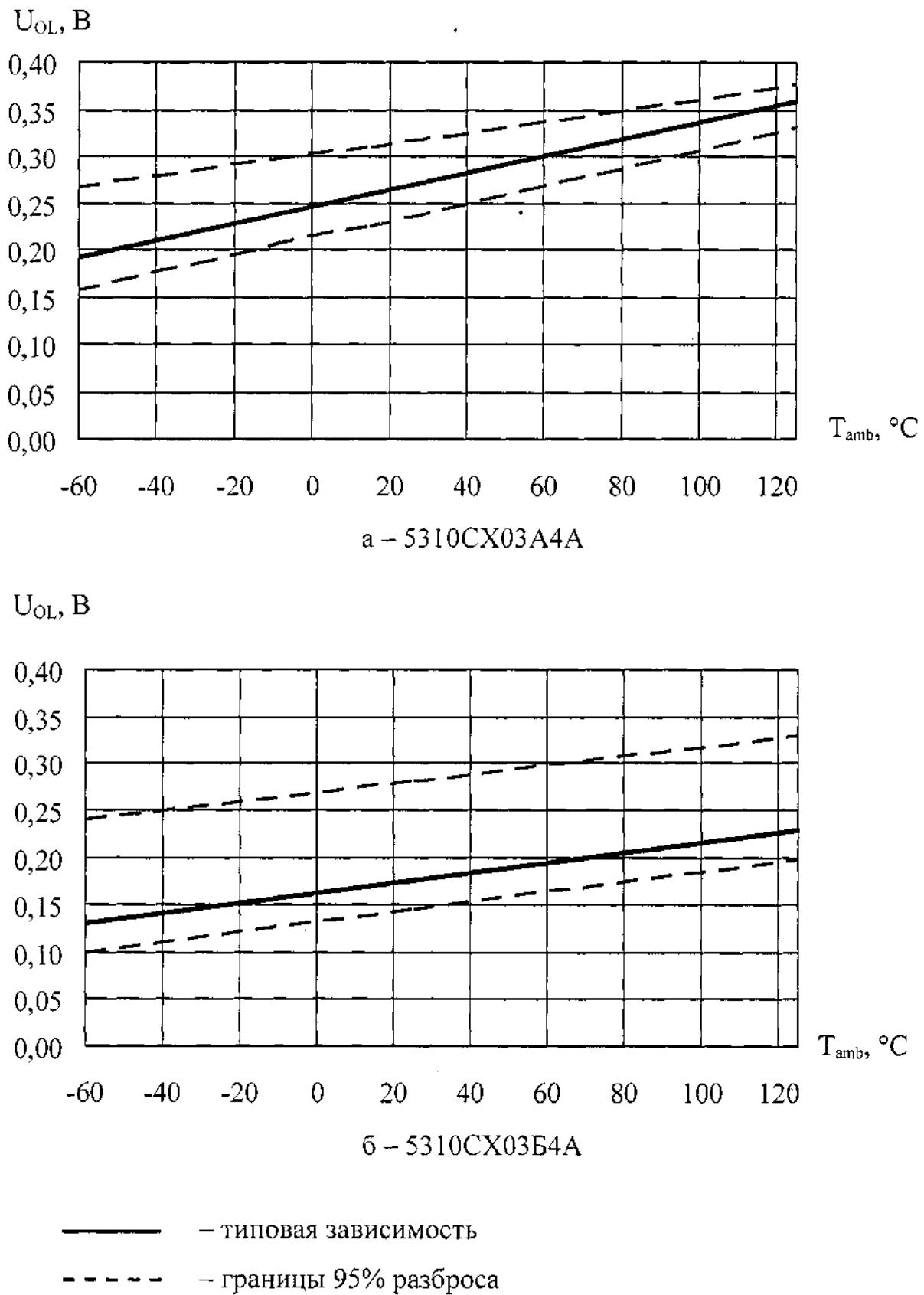
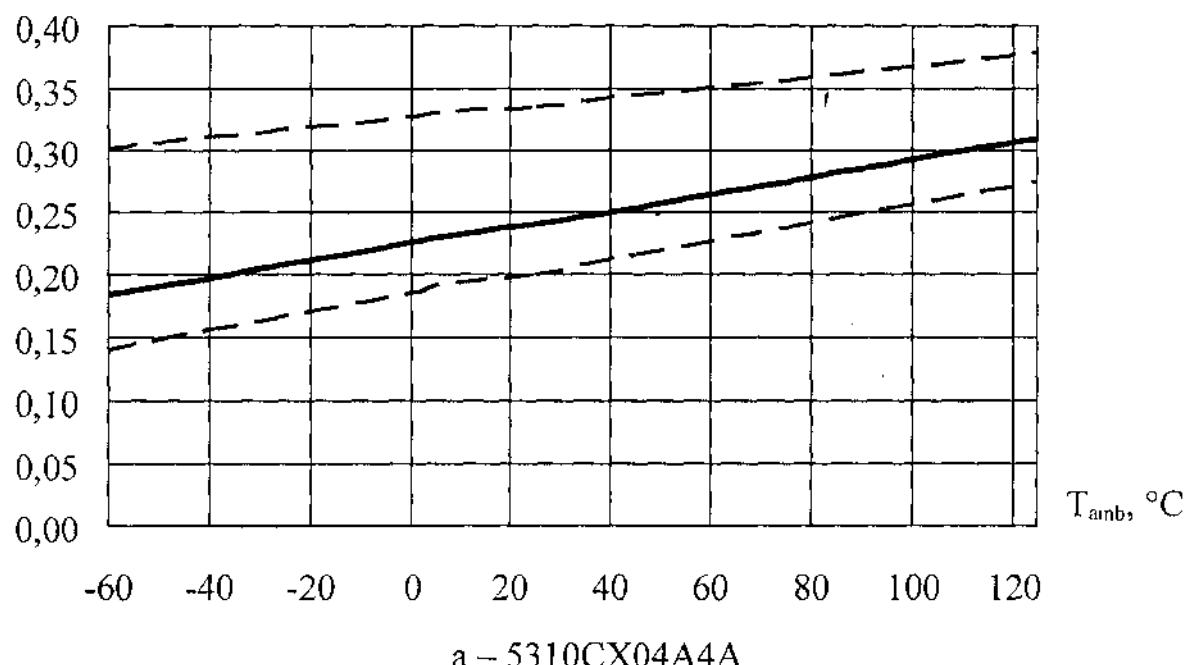


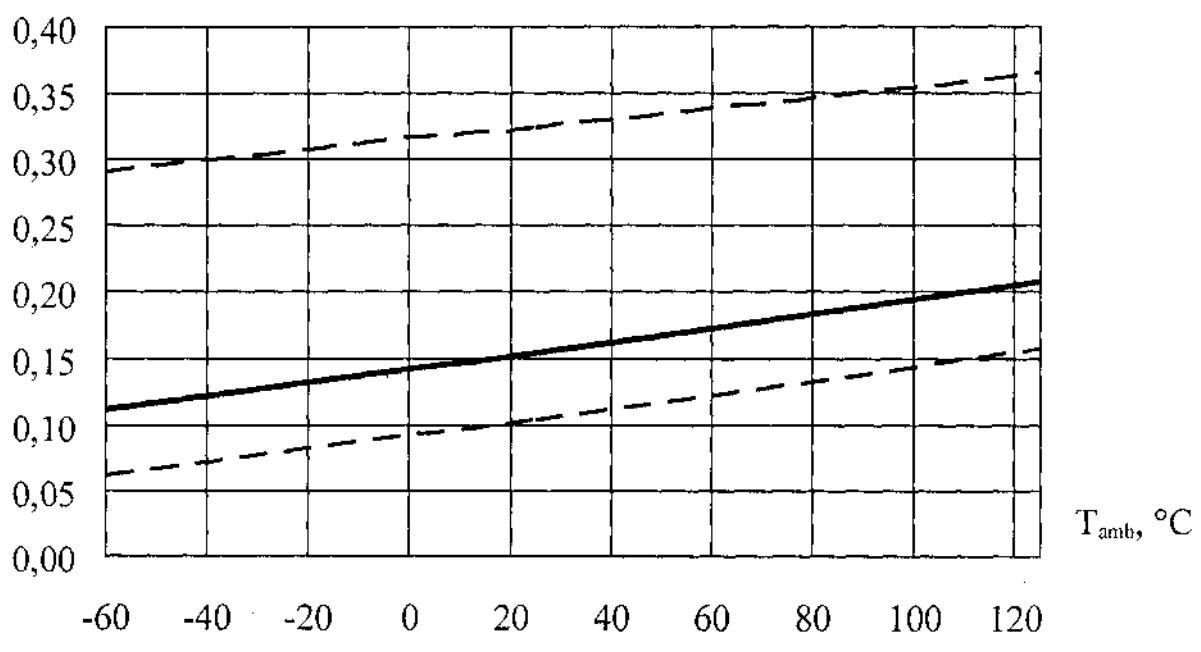
Рисунок 19 – Типовая зависимость выходного напряжения низкого уровня U_{OL} от температуры окружающей среды T_{amb} микросхем

U_{OL} , В



a – 5310CX04A4A

U_{OL} , В



б – 5310CX04Б4А

— типовая зависимость

— границы 95% разброса

Рисунок 20 – Типовая зависимость выходного напряжения низкого уровня U_{OL} от температуры окружающей среды T_{amb} микросхем

I_{CC} , мкА

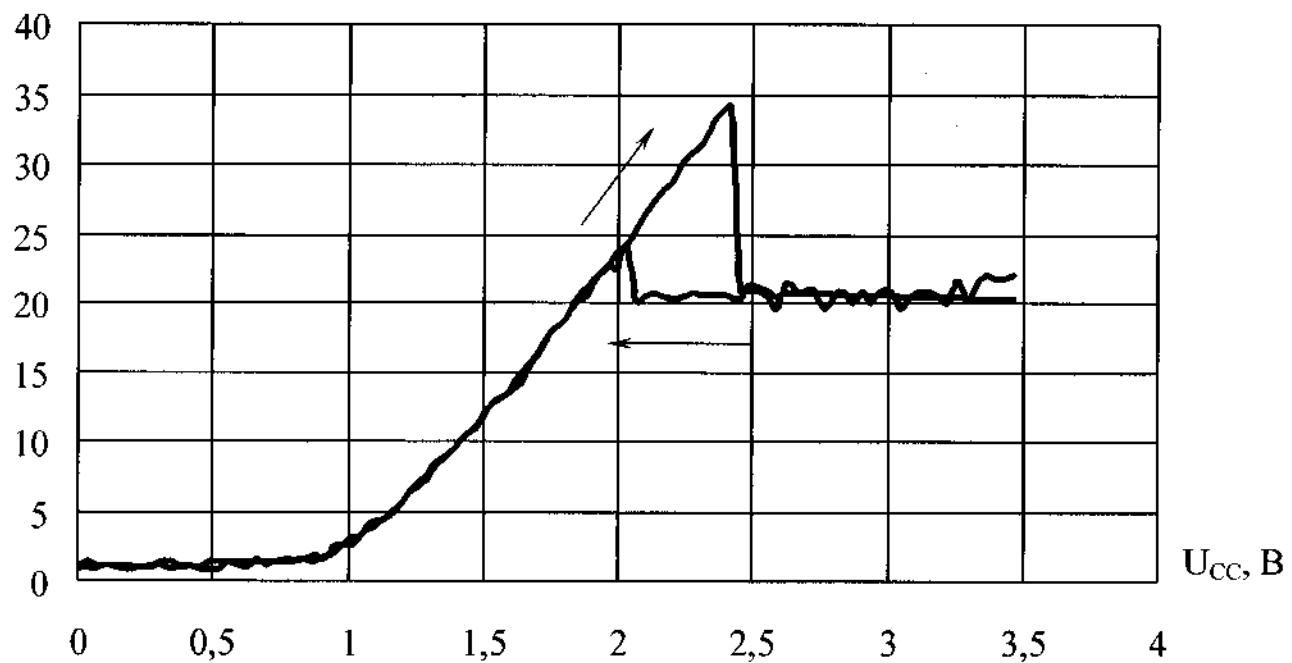


Рисунок 21 – Типовая зависимость тока потребления I_{CC} от напряжения питания U_{CC} без нагрузки при $T_{amb} = (25 \pm 10) ^\circ\text{C}$

I_{CC} , мкА

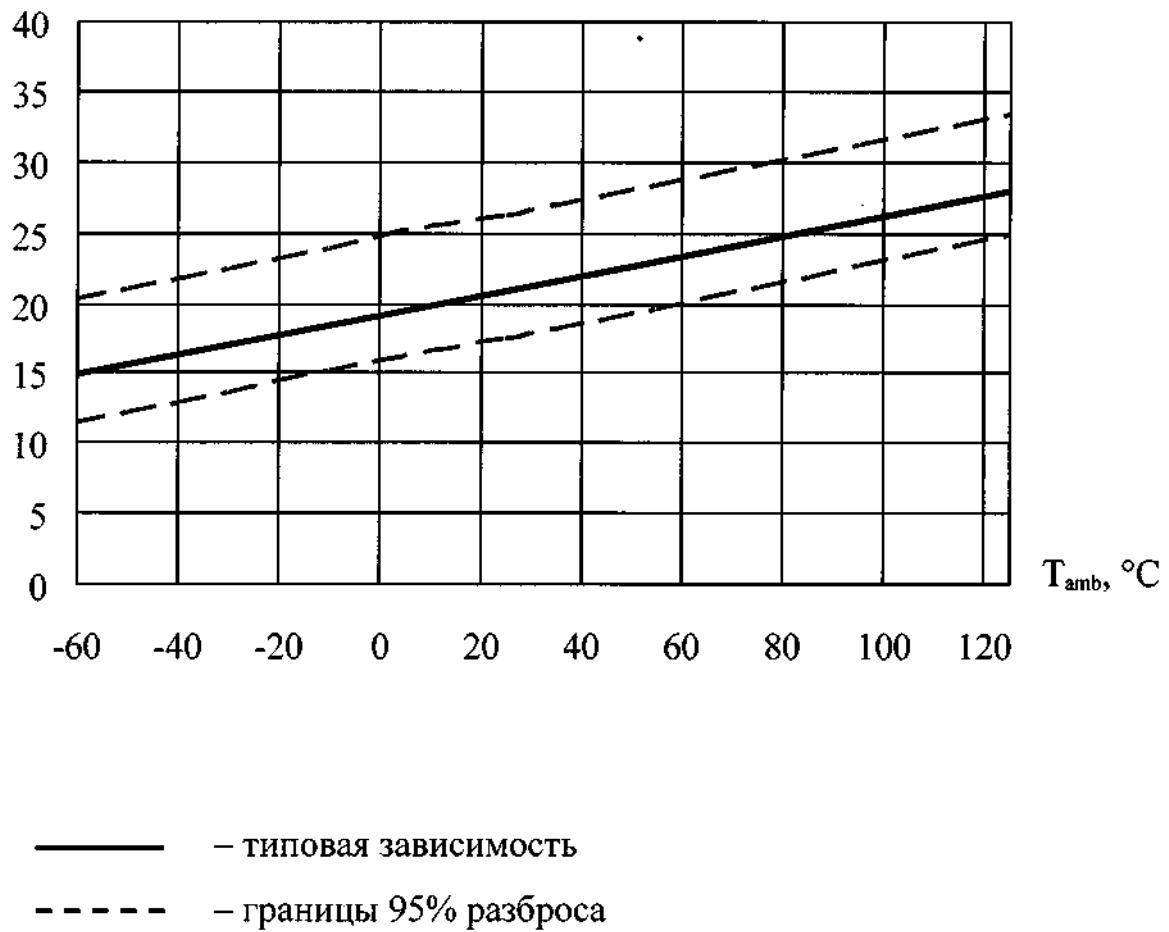


Рисунок 22 – Типовая зависимость тока потребления I_{CC} от температуры окружающей среды $T_{amb} = (25 \pm 10) ^\circ\text{C}$ при $U_{CC} = 5,5$ В

t_{DLH} , мс

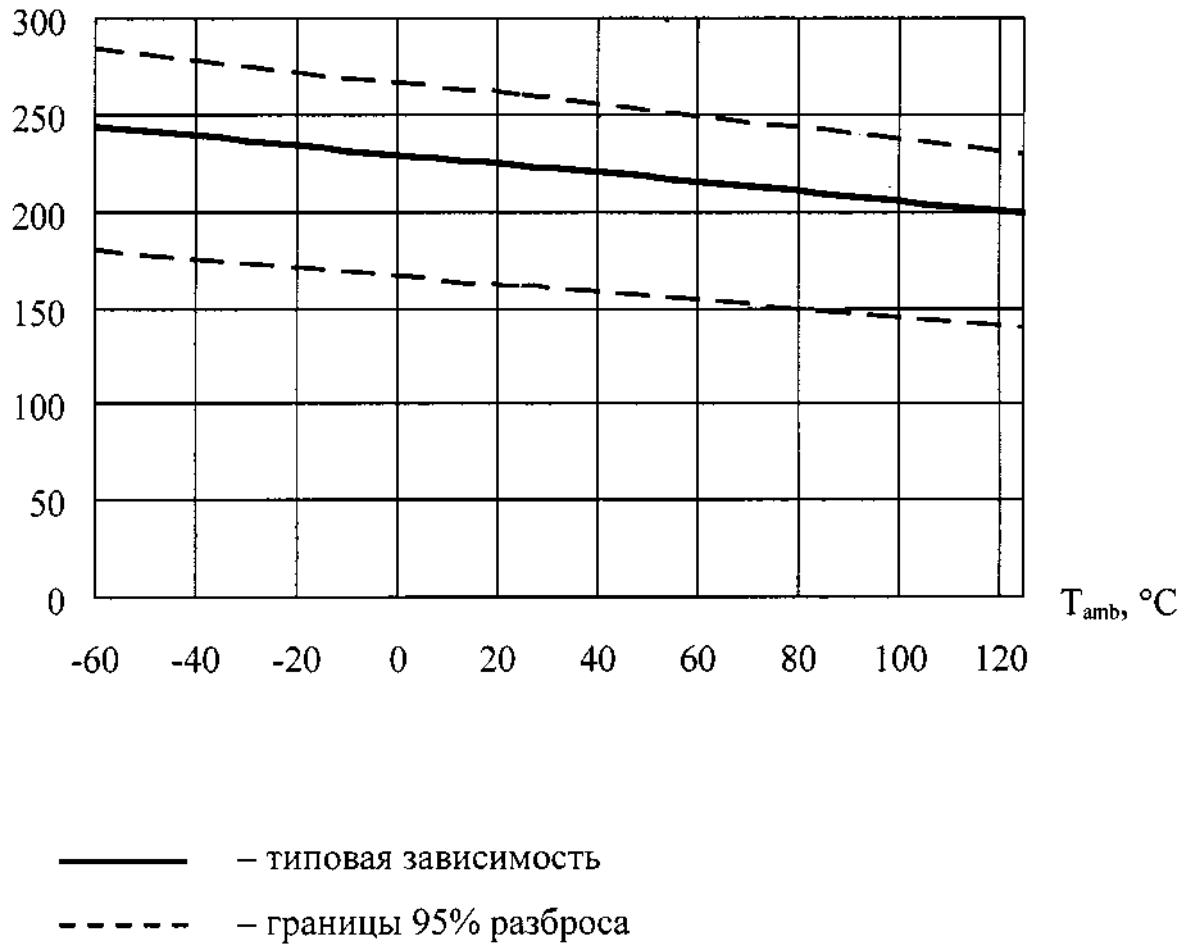


Рисунок 23 – Типовая зависимость времени задержки выключения t_{DLH} от температуры окружающей среды T_{amb}